

# Supply

## Funktion

Diese kleine Platine stellt eine stabilisierte Spannungen zur Versorgung von Operationsverstärkerschaltungen bereit.

## Optionen und Alternativen

Je nachdem, welche Spannungskonstanten bestückt werden, erhält man zwischen 5V und 18V.

~~Bei Bedarf kann die Platine ein virtuelles Ground-Potential erzeugen. Damit kann man  $\pm U_b$  aus einer einzelnen Spannung ableiten. Die Versorgungsspannung muss entsprechend hoch sein.~~

————→ getrenntes Projekt ([SupplyZwei](#))

Wenn man nur eine Spannung benötigt, kann man die Platine auch halbieren.

## Performance

Der maximale Strom, der aus dieser Platine gezogen werden kann liegt bei etwa 1A. Das wird durch wird durch die Spannungsregler und die Dioden bestimmt.

## Status

Platine kann direkt nachproduziert werden. Auf die Mindestbestellmenge von einem Quadratdezimeter passen jeweils 8 Leiterplatten.

Im Moment lagern einige unbestückte Platinen im Schrank. Die notwendigen Bauteile sollten alle in kleineren Mengen vorhanden sein.

## Entwickler

K-M. Knaak

## Anwender

Diese Platine und ihre Vorgänger werden unter anderem im PID-Regler, [PID-Thijs](#), eingesetzt.

## Schaltungsprinzip

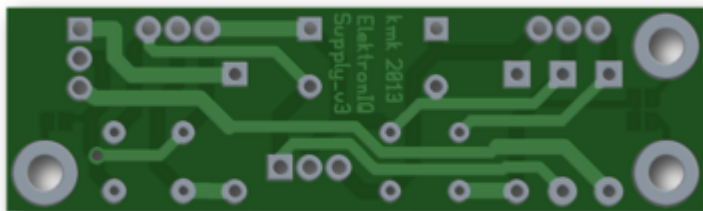
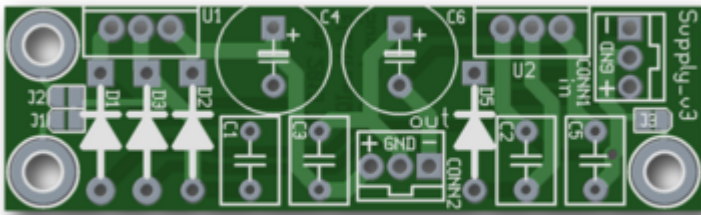
Im Kern besteht die Schaltung aus zwei Festspannungsreglern ([78xx](#) und [79xx](#)). Diese Regler sind durch Dioden gegen falsch gepolten Anschluss, Anschluss in ungünstiger Reihenfolge und Ausschalt-Transienten geschützt. Kondensatoren tragen zur Glättung bei.

## Schaltplan

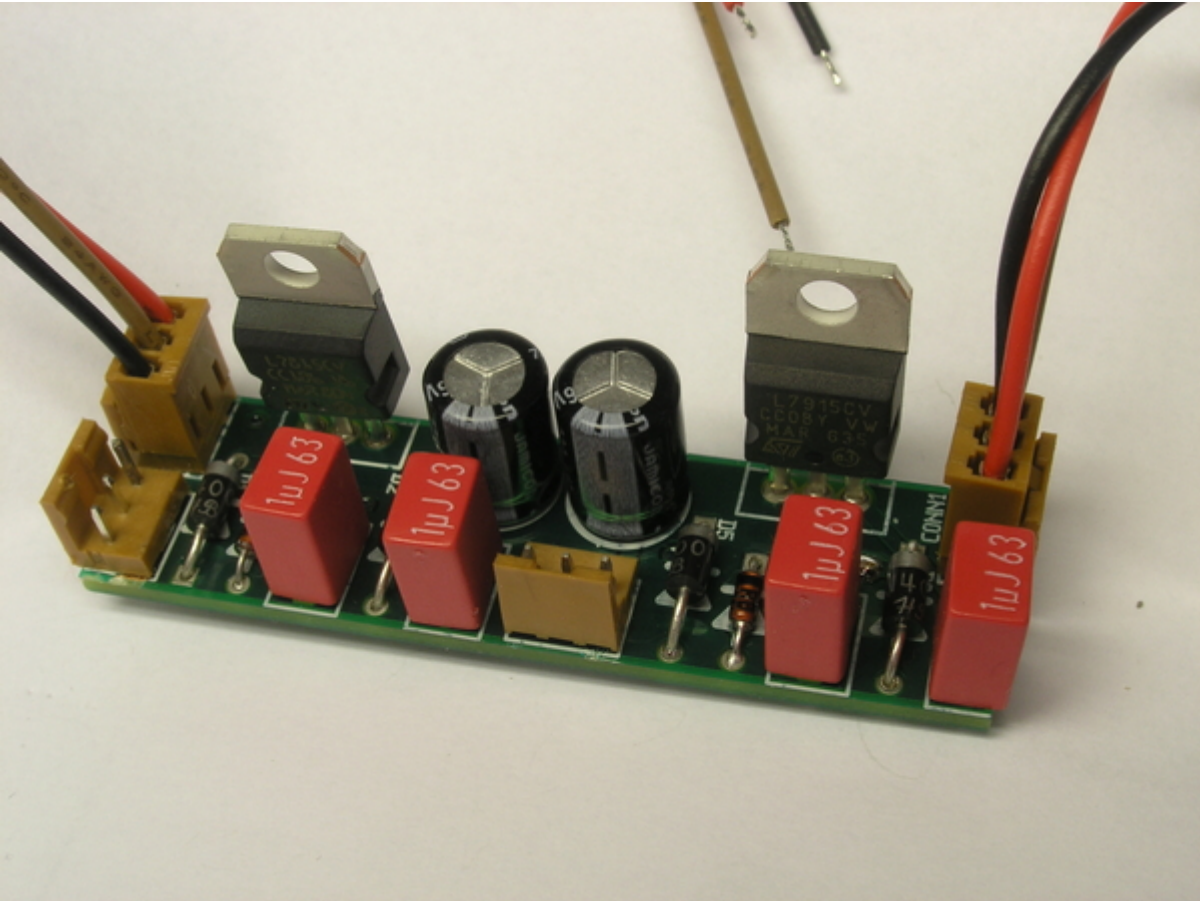
- Die Sourcen des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.
- Der Schaltplan im PDF-Format: [supply\\_v3.2\\_schematic.pdf](#)

## Layout

- Die Source des Layouts im pcb-Format und die Gerberdaten sind auf der [Download-Seite des Wiki](#) abgelegt.
- Der Bestückungsdruck als PDF: [supply\\_v3\\_layout.pdf](#)



## Bilder



Testprotokoll

Versorgung mit +/-18V über den XLR-auf-JAE-3-pin Teststecker an CONN1 (in). Anschließen des zweiten PSK-3-Pin(+Widerstände) Teststecker an CONN2 (out). Über den Widerständen des Teststeckers soll die an U1 und U2 spezifizierte Spannung (zwischen 5V und 15V) abfallen. Gerade bei der 5V Variante ist es wichtig zum Testen über CONN2 einen Lastwiderstand anzuschließen.

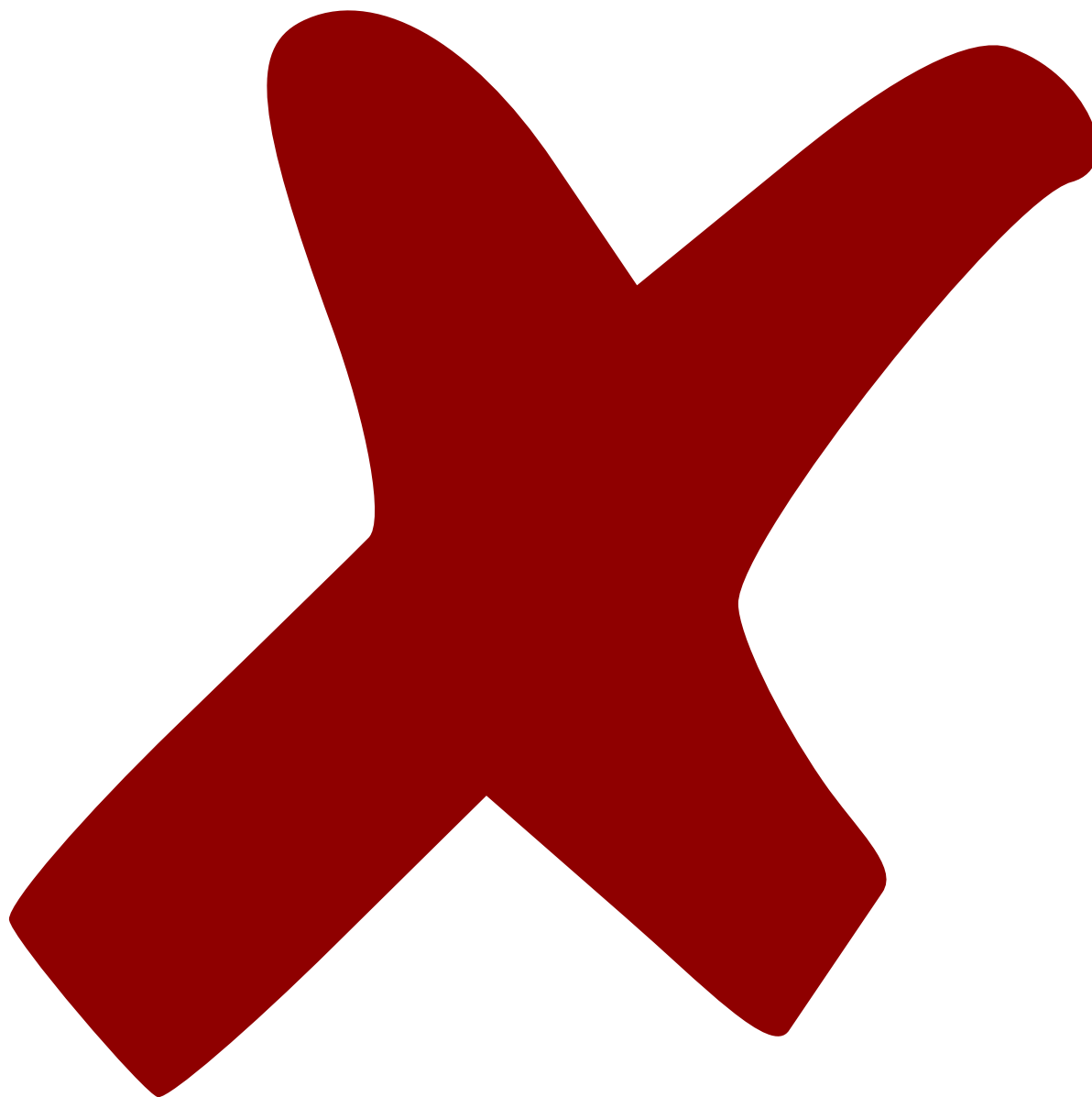
Kalkulation

was	Preis	Anzahl	zusammen	Bemerkung
Platine	6.12 €	1	6.12 €	1/8 von 49 €
78xx	0.22 €	1	0.22 €	positive Spannungskonstante
79xx	0.22 €	1	0.22 €	negative Spannungskonstante
1N4005	0.04 €	4	0.16 €	Diode
1N4148	0.04 €	2	0.08 €	Schottky-Diode
Elko 330µF	0.06 €	2	0.12 €	Glättungskondensator
1µF MKS	0.30 €	4	1.20 €	Glättungskondensator
PS 3-pol	0.43 €	4	1.32 €	Platinensteckverbinder JAE IL-G
Verschnitt			1.50 €	
Summe			10.95 €	

Dazu kommt noch etwa eine halbe Stunde Lötarbeit.

## Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout,

: im



: erledigt)



1. Platinensteckverbinder so, dass die positive Spannung das rote Kabel bekommt.





2. Bestückungsdruck die Steckverbinder beschriften.
3. :OK:Bestückungsdruck zu den Spannungskonstanen auf die Platine verschieben

Im



4. Die Schutzdioden zwischen den Eingängen der Spannungskonstanten sollten Schottky sein, wegen kleinerem Spannungsabfall.



5. Irgendwo im Layout den Namen und die Version der Platine unterbringen.
6. Jeweils einen 1k-Widerstand von +/-  $V_{out}$  gegen Masse, um eine Mindestlast zu gewährleisten.



7. Pads sollten größer, um Handlöten zu erleichtern.

Die



8.

Via direkt hinter der Versorgung ist gefährdet, bei zuviel Strom durchzubrennen größer

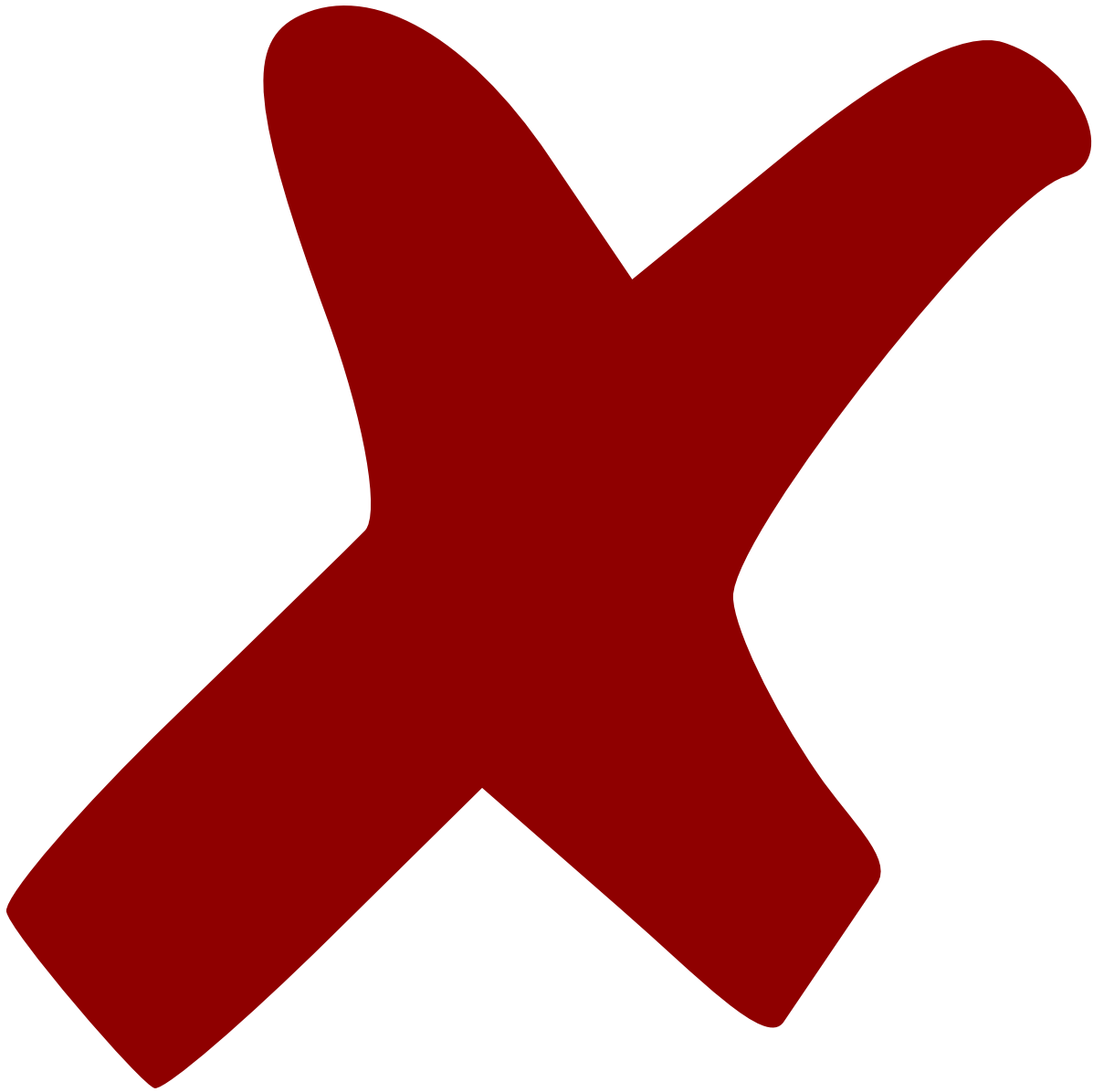
Das





9. Zenerdiode sollte für eine größere Spannung ausgelegt sein und kann optional weg.

Die



10.

Virtuelle Masse mit einem Leistungsoamp erzeugen.  
(SupplyZwei)



getrenntes Projekt



11.

Im

Layout sollten die Bauteilnamen und nicht die Bauteilwerte eingetragen sein.

From:  
<https://elektroniq.iqo.uni-hannover.de/> - ElektronIQ

Permanent link:  
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:supplies:supply:start&rev=1625672715>

Last update: **2021/07/07 15:45**

