

PDdiff

Der Differenzverstärker besteht insgesamt aus drei Platinen: Einmal der PDdiff Platine und zwei PDac Platinen. Die PDac Platinen können durch die dafür vorgesehenen Steckverbindungen (Conn2, Conn3, bzw. Conn 7, Conn 1 [siehe Layout]) mit der PDdiff Platine verbunden werden. Dafür müssen, wenn die PDac Platine bereits vorgefertigt ist, die SMA Stecker entfernt und Jumper 1 sowie die Stromversorgung durch Buchsenleisten ersetzt werden. Es können AC- und DC- Zweig des PD-ac abgegriffen werden.

Funktion

Der PDdiff bildet das Differenzsignal zweier Fotodioden und ist für den Einsatz in der Sättigungsspektroskopie gedacht.

Optionen und Alternativen

Im Schaltplan ist ein Bandpass eingeplant (Seite 2 im Schlatplan, ab D1 bzw. D2 bis U3 bzw. U4) , der jedoch, je nach Anwendung modifiziert bzw. ausgebaut werden kann.

Performance

Das Gerät hat bis zu 10 MHz Bandbreite, und wurde bisher nur mit Klaus's Testlasern getestet, von daher kann man das Differenzsignal erkennen (siehe Test), aber nicht besser charakterisieren. Darüberhinaus hängt das Ausgangssignal auch von der auf der PD/AC-Platine verbauten Photodiode ab.

Datum

Beginn des Projekts: October 2015

Status

Prototyp

Entwickler

Matthew Glaysher, Kai-Martin Knaak

Anwender

KRb


Schaltungsprinzip

Das Signal der beiden Photodioden wird auf der PD-ac Platine ersteinmal vorverstärkt und kann als AC- oder DC- Signal abgegriffen werden, je nachdem wie Jumper J3 und J2 gesteckt sind. Daraufhin passieren beide Signale eine weitere Verstärkerstufe auf der PDdiff-Platine. Bei dieser Verstärkerstufe kann die Verstärkung des Signals durch die Dipswitches 2S1 und 2S2 festgelegt werden und hat eine Verstärkungsmarge von 0,1 bis 2. Nach der Verstärkerstufe wird die Differenz von beiden gebildet und diese nochmals verstärkt diesmal mit einer Verstärkungsmarge von 0,1 bis 2. }

Schaltplan

- Der [Schaltplan](#) im PDF-Format
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.

Layout

- Abmessungen der Leiterplatte: 
- Der Bestückungsdruck: [pddiff_layout_2015-10-01.pdf](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine
- Die Source des Layouts im pcb-Format liegt auf der [Download-Seite des Wiki](#).



Gehäuse



Test

Supply

- Lege +/- 12 V an. Es sollten nicht mehr als 100mA Strom fließen.
- Kontrolliere die Beinchen der beiden Spannungsregler (3U3/3U2 bzw. TS78/TS79), es sollten zwischen den Ausgängen und Ground 5V anliegen (unterschiedliche Beinchenbelegungen der Spannungsregler beachten).

PDdiff

Für den Test benötigt man:

- einen Testlaser (Simulatorenschublade in der Elektronikwerkstatt)
- einen Funktionsgenerator
- einen 9V Block
- ein Oszilloskop

Den Testlaser so aufbauen, dass die zu testende Laserdiode möglichst viel Laserlicht abbekommt. Kontrollieren, ob die Batterie des Lasers geladen ist. Ersteinmal die Jumper 2 und 3 auf den DC-Pfad stecken. Dipswitch auf PD-ac so schalten, dass nur Schalter 1 offen ist, man erhält das Signal vom PD-ac also 1:1. Dann mit einem Frequenzgenerator eine Modulation für den Testlaser einstellen (Sinus, 1Vpp, 10Mhz).

= PD2 =

Das Signal an 2R6 abgreifen: Es sollte ein Sinus mit leichtem Offset zu sehen sein mit ca. 100mV Amplitude (so ca.!!! können auch 50 sein...), wenn nicht PD-ac checken! An 2S2 Schalter 1 und 2 öffnen und das Signal am sechsten Bein von 2U1 abgreifen: Der Sinus sollte invertiert sein und mit 1,5-facher Amplitude erscheinen. Das Signal an Conn5 abgreifen: Ein Sinus mit selber frequenz, aber kleinerer Amplitude erscheint (liegt am 50 Ohm Widerstand 5R6, ist aber irrelevant für die eigentliche Funktion der Platine. Das Signal vor 4R4 abgreifen: Das Signal ist doppelt so groß. An 4S1 den ersten Schalter öffne und das Signal am sechsten Bein von 4U2 abgreifen: Das Signal ist invertiert. Nun den Jumper 3 umstecken: Es erscheint ein Sinussignal mit großer Amplitude. Jetzt kann man die Frequenz am Funktionsgenerator variieren: Von kleinen zu großen Frequenzen wird das Signal kleiner, bis es bei ca. 14 MHz komplett zusammenbricht.

= PD1 =

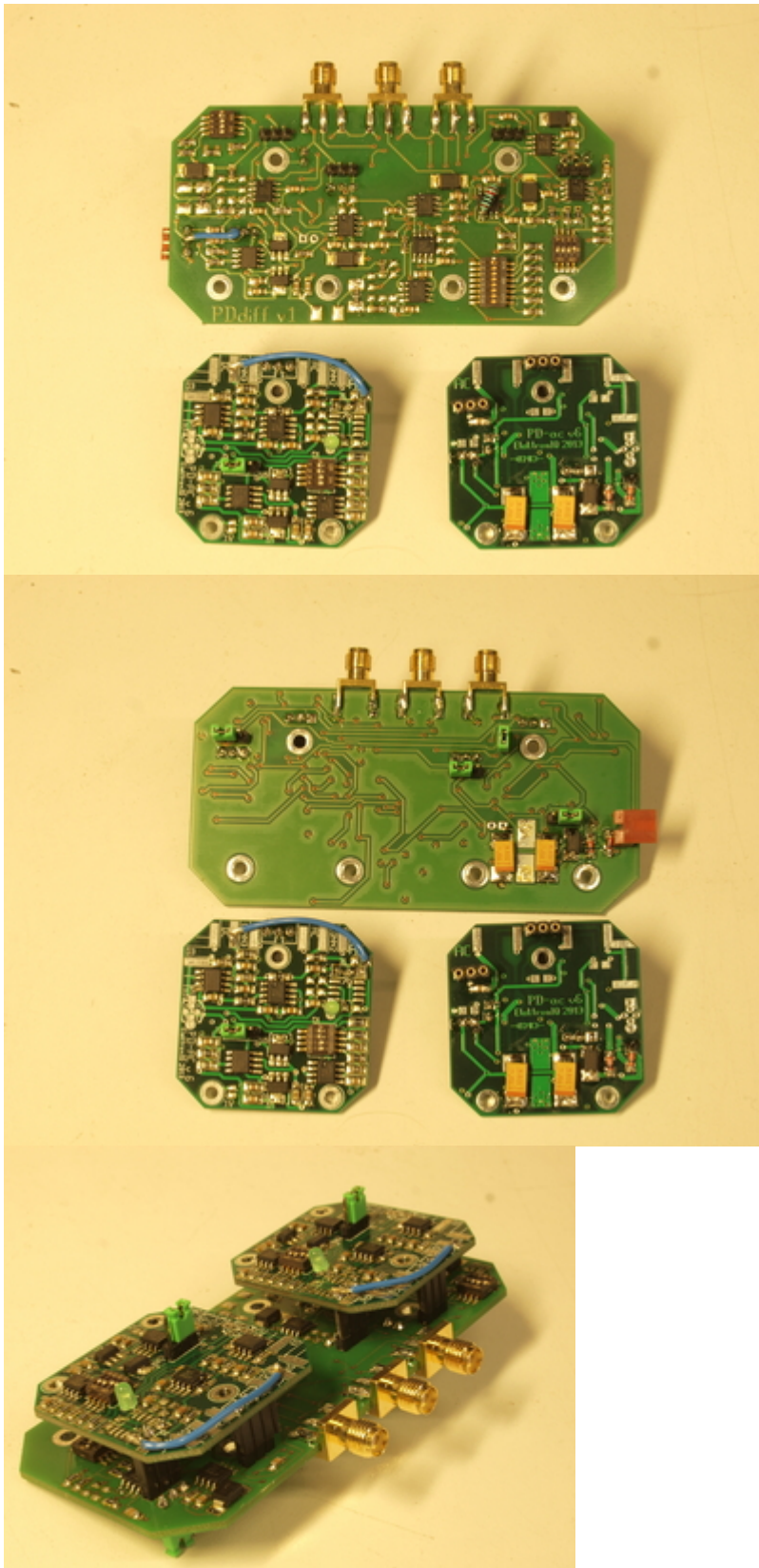
Zuerst wieder den DC-Pfad benutzen. Und nur den ersten Dipswitch auf der PD-ac Platine öffnen. Das Signal an 2R1 abgreifen: Es sollte ein Sinus mit leichtem Offset zu sehen sein mit ca. 100mV Amplitude (so ca.!!!), wenn nicht PD-ac checken! An 2S1 Schalter 1 und 2 öffnen und das Signal am sechsten Bein von 2U2 abgreifen: Der Sinus sollte invertiert sein und mit 1,5-facher Amplitude erscheinen. Das Signal an Conn6 abgreifen: Ein Sinus mit selber frequenz, aber kleinerer Amplitude erscheint. Das Signal vor 4R4 abgreifen: Das Signal ist doppelt so groß. Nun den Jumper 2 umstecken: Es erscheint ein Sinussignal mit großer Amplitude. Jetzt kann man die Frequenz am Funktionsgenerator variieren: Von kleinen zu großen Frequenzen wird das Signal kleiner, bis es bei ca. 14 MHz komplett zusammenbricht.

= Schluss = Lampe anschalten und über die nicht mit Laserlicht modulierte Laserdiode halten: Es ist an Conn4 ein Signal mit 10ms Periodendauer sowie eines mit 100ns Periodendauer zu sehen.

Bedienung



Bilder



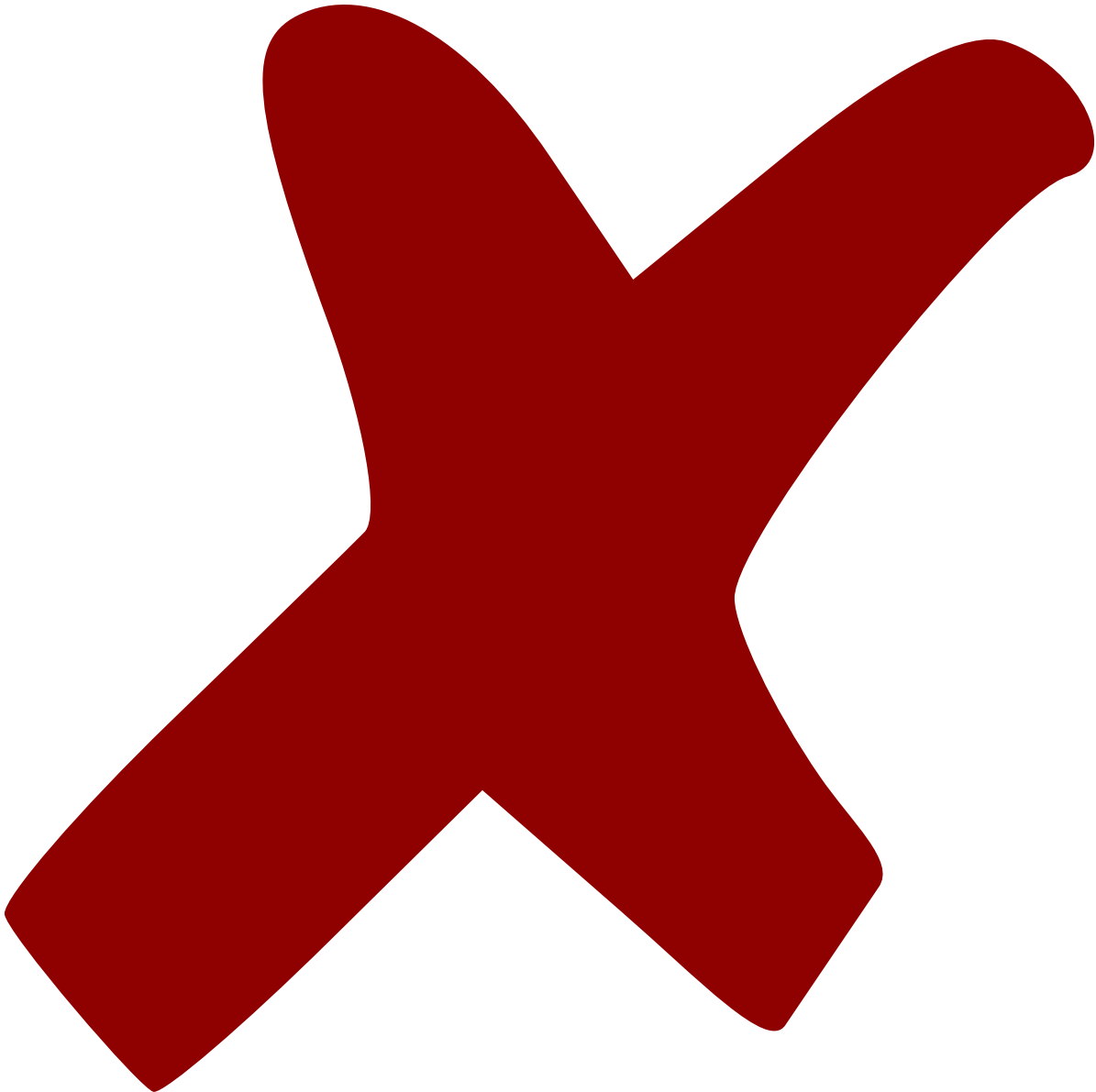
Kalkulation



was	wieviel	E-Preis	Preis	Anmerkung
Leiterplatte	1x	??.?? €	€	1/n von XXX EUR
Gehäuse	1x	??.?? €	€	
*	?x	??.?? €	€	...
R,C	??x	0.02 €	€	Bauform 0805
Bestückung		??.00 €		bei SRM
Verschnitt		?.?? €		
Summe			€	

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout,

: im



: erledigt)

1. Im Layout sind die Beschriftungen der LM318 um 180° gedreht (bis auf eine)



2. Es wurden beim ersten Aufbau gewinkelte JAE 3-Pins für Conn8 verwendet, sie wurden auf der Unterseite festgelötet.
3. Der Bandpass (R1, R5, C17, C6, L2, L1, C10, C11) für PD1in bzw. für PD2in (Entsprechende Bauteile) muss für die gewünschte Anwendung modifiziert werden (Ist so i.A. nicht sinnvoll).
4. Anstatt BAV103 können auch M6 Dioden verwendet werden (D1, D2)
5. Der externe Ground von J1 muss mittels Kabel mit dem Ground (Conn 8 mitte) verbunden werden
6. Der 10k Widerstand über dem Operationsverstärker U1 des diffamp fehlt... → selbst anlöten!
7. Um 10 MHz Bandbreite zu erreichen, müssen folgende Operationsverstärker durch LM7121 ersetzt werden:
 - Auf der PD-ac Platine: U3
 - Auf der PDiff Platine: 2U1-4, 4U1-2, 5U1-2
1. Die PDac-Platinen müssen für die Schaltung folgendermaßen modifiziert werden: U3 → LM7121, R2 → 6,8k, Verstärkerstufe um U4 herum ausbauen und den DC-SMA Ausgang mit dem von den SMA-Steckern aus linken pin von J1 verbinden.

Last
update:
2016/03/29 15:02 eigenbau:photodiode:pddiff:start https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:photodiode:pddiff:start&rev=1459263771

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:photodiode:pddiff:start&rev=1459263771>

Last update: **2016/03/29 15:02**

