

IO-Board FPGA

Funktion



Optionen und Alternativen



Performance



Datum

Beginn des Projekts: June 2016

Status



Aufwand für Nachbau:



Entwickler

Anwender



Schaltungsprinzip



Schaltplan

- Der [Schaltplan](#) im PDF-Format
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.

Layout

- Abmessungen der Leiterplatte:  **Fix Me!**
- Versorgung:  **Fix Me!**
- Eingang:  **Fix Me!**
- Ausgang:  **Fix Me!**
- Anzeigen:  **Fix Me!**
- Der Bestückungsdruck: [ioboard_layout.pdf](#)
- Die Bestückungsliste: [ioboard_bom.pdf](#), [ioboard_bom.xls](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine
- Die Source des Layouts im pcb-Format liegt auf der [Download-Seite des Wiki](#).

 **Fix Me!**

Gehäuse

 **Fix Me!**

Test

 **Fix Me!**

Bedienung

 **Fix Me!**

Bilder

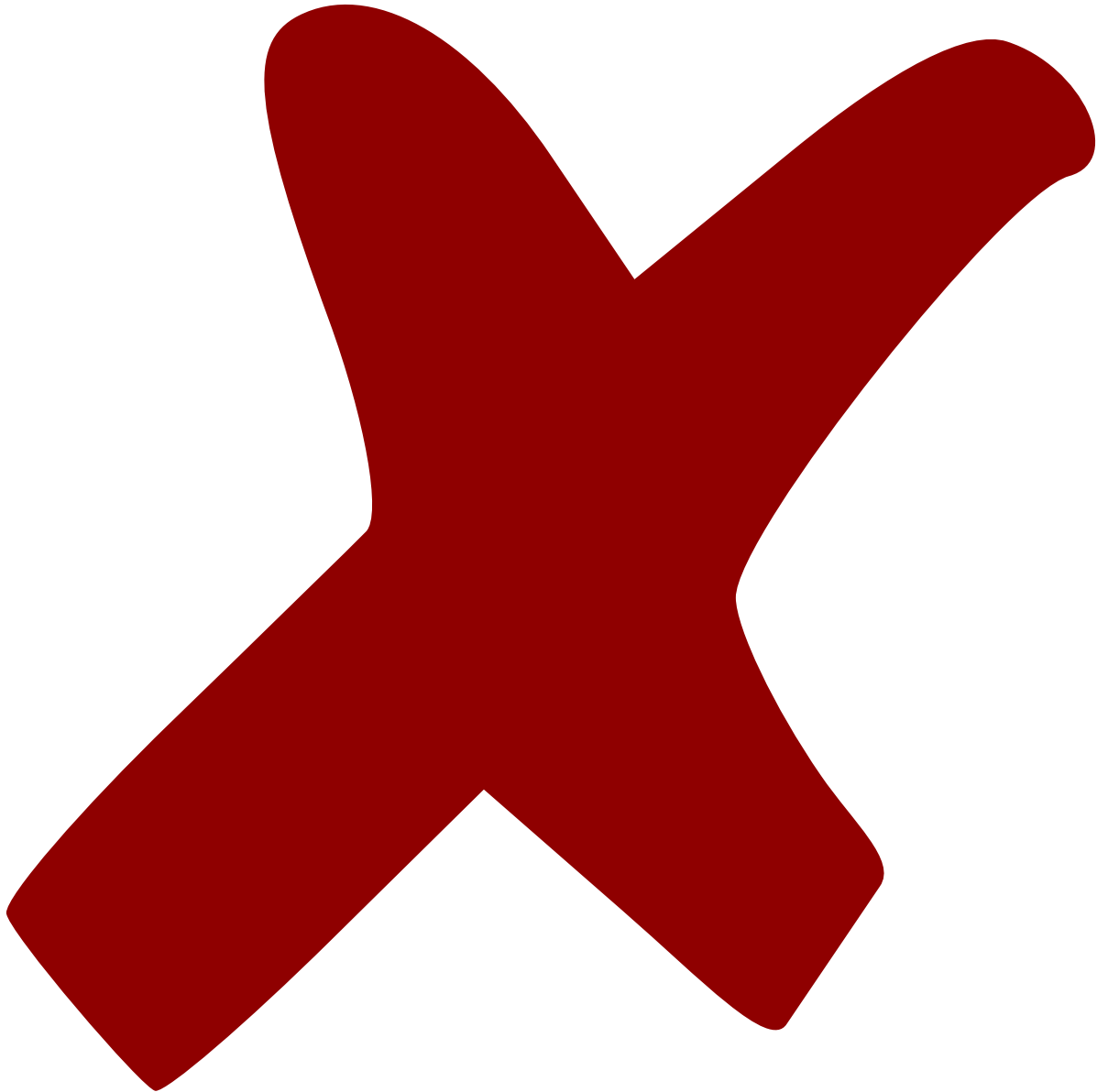
Kalkulation



was	wieviel	E-Preis	Preis	Anmerkung
Leiterplatte	1x	??.?? €	€	1/n von XXX EUR
Gehäuse	1x	??.?? €	€	
*	?x	??.?? €	€	...
R,C	??x	0.02 €	€	Bauform 0805
Bestückung		??.00 €		bei SRM
Verschnitt		?.?? €		
Summe			€	

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout, : im



: erledigt)

1. footprint für 74LVX244 ist falsch
2. footprint für Drehgeber passt nicht
3. TTL0 not wired after the level shifter (TTL0 → TTL-IN0)
4. ADC controll connector behind level shifter
5. Splitt the groundplanes to get a power-ground, analog-ground and digital-ground

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:ioboard:start&rev=1523342719>

Last update: **2018/04/10 06:45**

