Frequenzteiler

Funktion

Teilt 10MHz auf 100kHz runter.

Performance

100kHz Ausgangssignal hat scharfe Peaks von 100ns Breite.

Datum

Beginn des Projekts: June 2013

Status

Schaltplan zum Nachbau auf Lochraster-Platte vorhanden.

Entwickler

Fix Me!

Anwender

Fix Me!

Schaltungsprinzip

Fix Me!

Schaltplan

- Der Schaltplan im PDF-Format
- Die Source des Schaltplans ist auf der Download-Seite des Wiki abgelegt.

Test

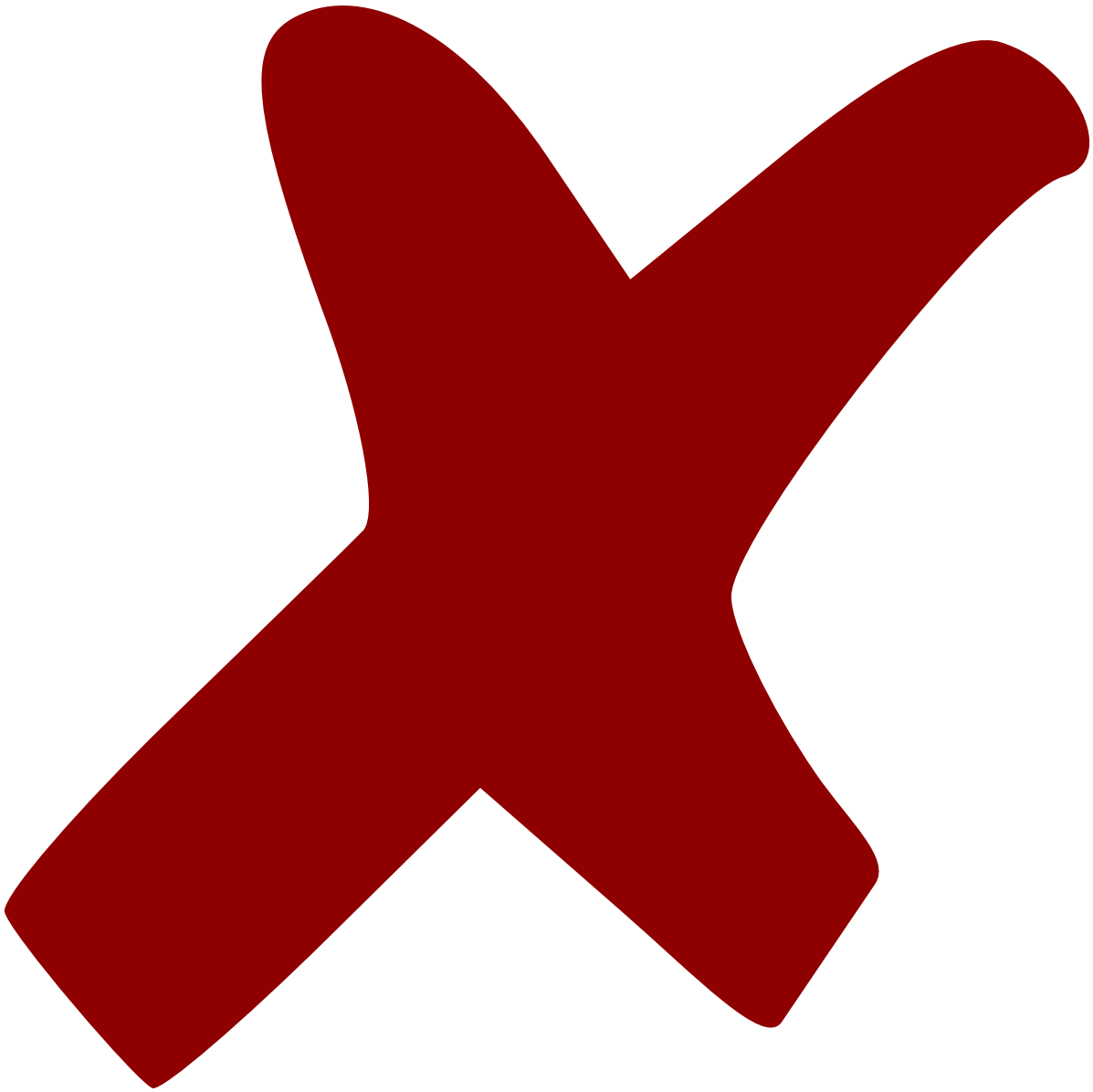
Ist ein 10MHz Eingangssignal angeschlossen, so liegt am Ausgang ein 100kHz Signal mit sharfen Peaks von 100ns Breite an.

Kalkulation

was	wieviel	E-Preis	Preis	Anmerkung
Leiterplatte	1x	??.?? €	??.?? €	1/n von XXX EUR
Gehäuse	1x	??.?? €	??.?? €	
*	?x	??.?? €	??.?? €	...
R,C	??x	0.02 €	0.22 €	Bauform 0805
Bestückung			??.00 €	bei SRM
Verschnitt			?.?? €	
		Summe	??.?? €	

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,

: in Arbeit,

: im Schaltplan, aber noch nicht im Layout,

: erledigt)

From:
https://elektroniq.iqo.uni-hannover.de/ - **ElektronIQ**

Permanent link:
https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:frequenzteiler_10_mhz_zu_100_khz:start&rev=1371550345

Last update: **2013/06/18 10:12**