

Eigenbau FreqGenFix1

Funktion

Das Gerät soll ein Festfrequenz erzeugen bis etwa 400MHz, je nach installierte VCO, der phasengelockt ist auf eine externe Referenz. Frequenz (Frequenzverhältnis) und Leistung sollen über das Frontpanel einstellbar sein.

Das Gerät ist sehr ähnlich zu freqgenfix1 und pll-beat.

Ziele



Vergleich

Gerät	Leistungseinstellung	Anzahl Frequenzen
FreqGenFix1	Digital	1
FreqGenFix2	2*Poti	2
PLL-Beat	Kein	1

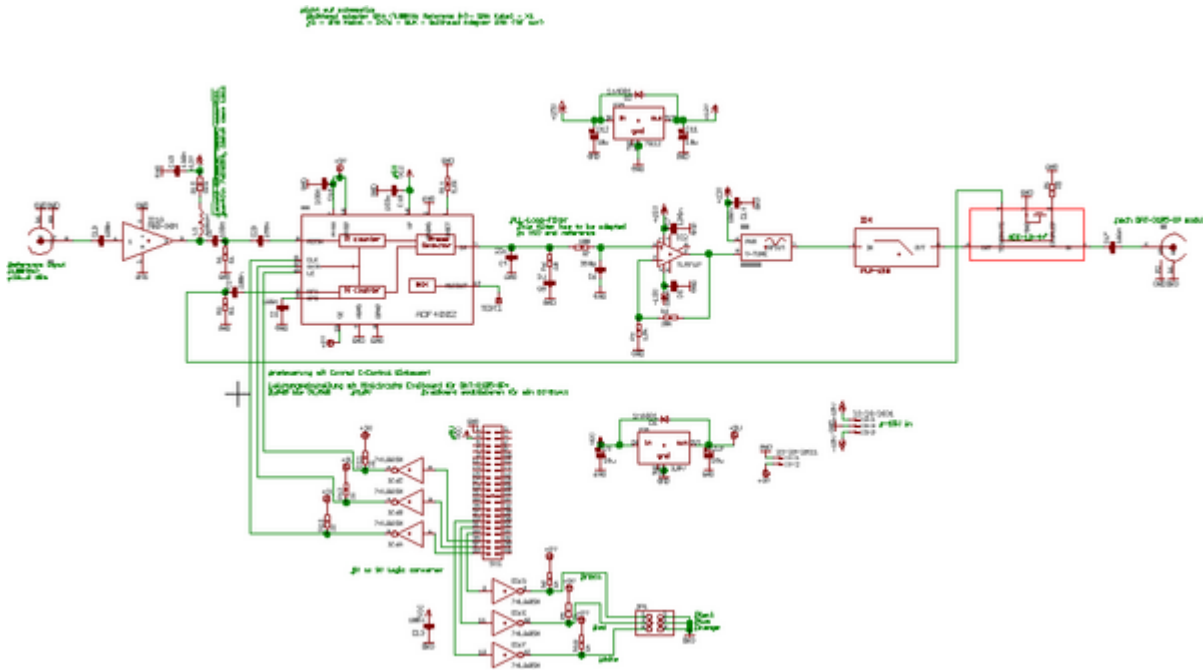
Anwender

Schaltungsprinzip



Schaltplan

- Die Schaltung besteht aus mehrere Teilen:
 - Steckplatte
 - Minicircuits abschwächer, SMA-Ding
 - CControl CPU
 - CControl Backplane+Frontpanel
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt. (Direkt-Link: [version1.sch](#))
- Der Schaltplan als png-Graphik:

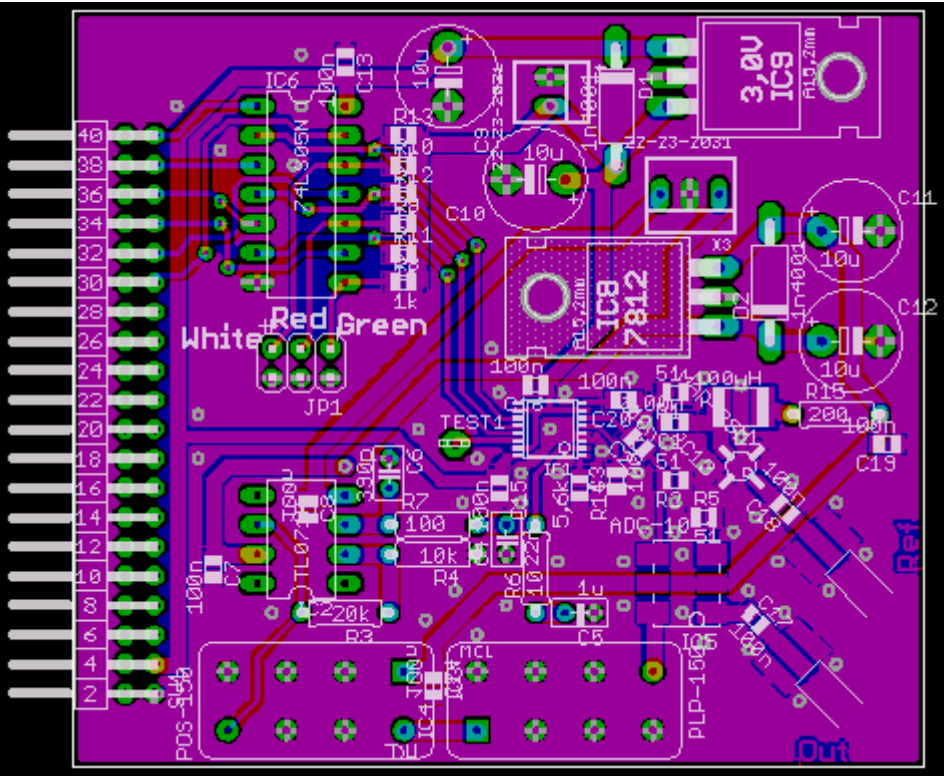


Layout

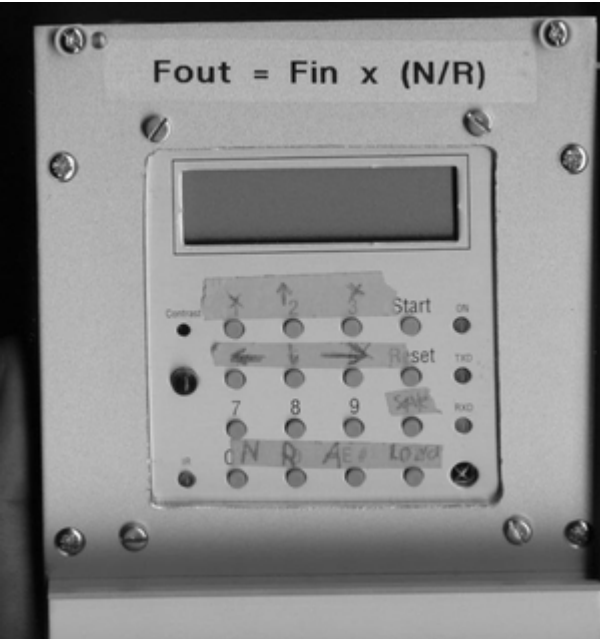
- Gehäuse: 19" Einschub, 3HE, 160mm, mindestens 21TE
- Versorgung: +-18V (15V?)
- Eingang: SMA Referenz, etwa 10-100 MHz 0dBm
- Ausgang: SMA
- Anzeigen: CControl frontpanel, beide Teilerfaktoren und der Abschwächung.
- Die Source des Layouts im pcb-Format sollten auf der [Download-Seite des Wiki](#) liegen



- Der Bestückung der Oberseite [mit Bauteilwerten](#) und [mit Bauteil-Nummern](#)
- Screenshot vom Layout:

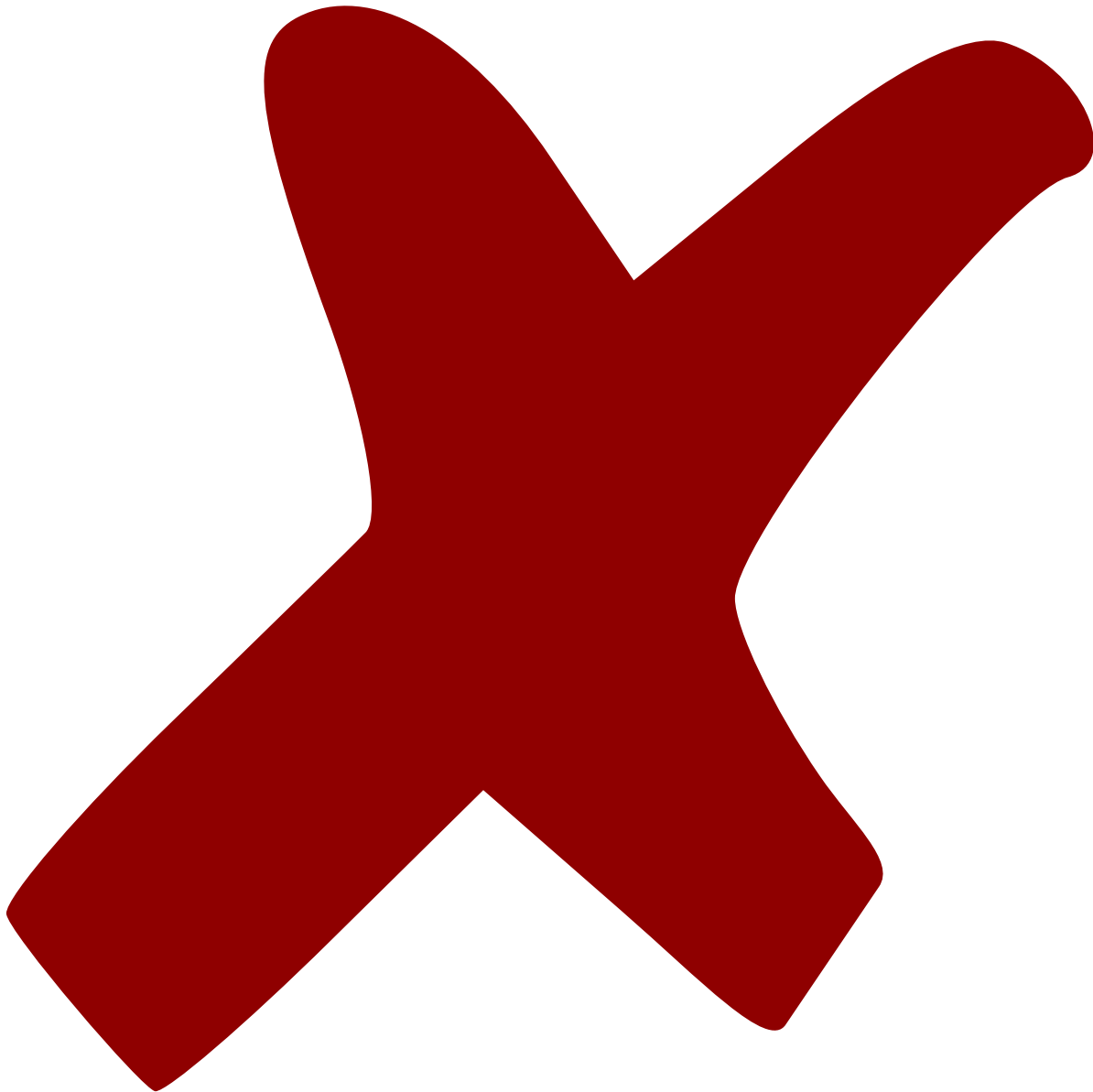


Bilder



Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout,

: im



: erledigt)

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:freqgenfix1:start&rev=1207581996>

Last update: **2008/04/07 15:26**

