

# Tools

## Schaltplan und Layout

Wenn man die Vorteile von professionell gedruckten Schaltungen genießen möchte, braucht man Programme, die die dazu notwendigen Dateien erzeugen. Diese Klasse von Software nennt sich **EDA** als Abkürzung von **E**lectronic **D**esign **A**utomation. Die Marktführer dieser Softwarepakete kosten regulär einen fünfstelligen Eurobetrag pro Arbeitsplatz. Das überschreitet bei weitem die hiesigen Budgets. Daher nutzen wir die preiswertesten Angebote aus dem vorhandenen Spektrum.

### gEDA

[geda](#) steht für eine Sammlung von Anwendungen für den Entwurf von Schaltungen mit Computerunterstützung. Dabei dient `gschem` zur Erfassung des Schaltplans und `gnucap` mit `gspiceui` zur Simulation. Mit Hilfe von `gsch2pcb` wird vom Schaltplan die Netzliste und die Bauteile in einem für das Programm `pcb` verständlichem Format erzeugt. Mit `pcb` wird dann die Platine entworfen. Alle diese Anwendungen stehen unter der GPL und sind frei verfügbar. Frei meint in diesem Fall sowohl Freiheit, als auch Freibier. Daher gibt es keinerlei lizenzrechtlichen Beschränkungen hinsichtlich der Größe der Leiterplatte, oder der Komplexität der Projekte.

Die Projekte der ElektronIQ sind bevorzugt mit gEDA erstellt.

gEDA stammt aus der Linux-Ecke, läuft aber auch auf Macs, BSD und unter Windows.

### Installation unter Linux

`geda` und `pcb` sind in allen größeren Distributionen enthalten. Die wichtigsten Anwendungen erhält man mit folgenden Paketen:

- `geda*`: Schaltpläne erstellen
- `pcb`: Leiterplatten-Layouts erstellen
- `gerbv`: Gerber-Daten anzeigen

Die Default-Library ist eher als Anregung für eigene Symbole und Footprints zu verstehen. Daher empfiehlt es sich, auf die lokale Library der ElektronIQ zuzugreifen. Sie befindet sich im AFS unter

`/afs/iqo.uni-hannover.de/products/gedasymbols/www/user/kaimartin_knaak/`

Der etwas kompliziert anmutende Pfad hat damit zu tun, dass die Library auch auf [gedasymbols.org](https://gedasymbols.org) gespiegelt ist. An dieser Stelle befindet sich auch ein Paket mit den aktuellen Konfigurationsdateien für `geda` und `pcb`, wie sie in der ElektronIQ im Einsatz sind:

`/afs/iqo.uni-hannover.de/products/gedasymbols/www/user/kaimartin_knaak/geda-conf.tgz`

Bei der Einrichtung eines AFS-Accounts bekommt man automatisch diese Konfigurationsdateien ins Home-Verzeichnis geschrieben. Auf Linux-Rechnern im Institut, die ein Login in den AFS-Account erlauben und auf denen geda installiert ist, kann damit geda ohne weitere Einrichtung genutzt werden.

## Installation unter Windows

([english version of this section](#)) Die Anwendungen von geda wurden in erster Linie für Linux entwickelt. Sie lassen sich jedoch auch für MS-Windows kompilieren.

Von DJ Delorie wird regelmäßig eine Version von geda und pcb [erstellt](#), die direkt für Windows kompiliert wurde. Klaus Zipfel ([Magnesium](#)) hat daraus mit Hilfe von [Inno-Setup](#) einen Installer für Windows zusammengestellt (Vielen Dank!!). Das Datum ist jeweils der Termin, zu dem DJ den Snapshot erstellt hat:

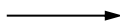
[geda-20130122.zip](#) (22. Januar 2013, 31,5 MB)

[geda-20121120.exe](#) (20. November 2012, 43 MB), [readme.txt](#)

[geda-20120716.exe](#) (16. August 2012, 43 MB)

Er enthält: \* gschem, ein GUI zur Erfassung von Schaltplänen \* pcb, ein GUI zur Erstellung von Leiterplatten \* gnetlist, eine im Hintergrund arbeitende Anwendung, die die Verbindung von Schaltplan und Leiterplatte herstellt. \* gerbv, ein Viewer für Gerber-Daten. Das ist das Format, nach dem die Leiterplatten hergestellt werden. \* Schaltsymbole und Footprints der Library von Kai-Martin. \* Konfigurationsdateien, wie sie auch auf den Rechnern der ElektronIQ installiert sind.

Die Sourcen für die Programme können von der [englischen Version dieser Seite](#) geladen werden.

Da ich selbst (fast) ausschließlich unter Linux arbeite, wäre ich dankbar für Rückmeldungen bei Haken und Ösen mit den unten verlinkten Windows-Lösungen.  Mail an [knaak@iqo.uni-hannover.de](mailto:knaak@iqo.uni-hannover.de)

## EAGLE

Von [EAGLE](#) gibt es eine kostenfreie Lizenz. Diese Lizenz ist recht stark in den Fähigkeiten beschnitten ist (maximale Platinengröße 50mm x 100mm, nur zwei Lagen). Trotzdem hat dieses Angebot dazu beigetragen, dass EAGLE im Hobbybereich zumindest in Deutschland sehr verbreitet ist. Auch die kostenpflichtigen Lizenzen sind bei weitem nicht auf dem Niveau, das bei EDA üblich ist. Das IQO verfügt über eine "große Lizenz" für 5 Benutzer, die keine maximale Leiterplattengröße hat (irgendwo bei quadratmeter) und bis zu 16 Lagen erlaubt.

Eine Installation ist nicht notwendig. Eagle lässt sich direkt aus dem AFS starten: `\\afs\iqo.uni-hannover.de\products\eagle\6.2.0\bin\eagle.exe`.

Das AEI und die PTB arbeiten ausschließlich mit EAGLE.

Im [Max-Planck-Institut für Gravitationsphysik \(AEI\)](#) wird von Andreas Weidner eine recht umfangreiche, eigene eagle-Library gepflegt. Diese Sammlung ist auf einfache Benutzbarkeit für

häufig genutzte Bauteile ausgelegt. Einen Widerstand fügt man zum Beispiel mit dem Befehl "add r" hinzu. Eine aktuelle Version der Library kann als Ganzes, oder in Teilen von einer [Downloadseite des AEI](#) bezogen werden.

EAGLE kommt ursprünglich aus der DOS-Ecke. Es gibt auch für Linux und Mac laufende Versionen. Die Lizenz des Instituts ist für alle Betriebssysteme gültig.

## Simulation

Manchmal sind schon rein passive Netzwerke aus Widerständen, Induktivitäten und Kondensatoren so unübersichtlich, dass man mit einer Simulation schneller zum Ergebnis kommt als mit einer analytischen Rechnung. Spätestens, wenn Transistoren, oder Operationsverstärker außerhalb des linearen Bereichs betrieben werden, kommt man für Analog-Anwendungen um eine Simulation nicht herum.

## LTspice

Neben diversen Simulatoren, mit vier bis fünfstelligen Preisschildern gibt es auch kostenfreie. Dabei ist besonders [LTspice](#) von Linear Technologies empfehlenswert. Die eigentliche Arbeit macht dabei im Hintergrund [SPICE](#), ein Klassiker von 1972 aus der Universität von Berkeley. Linear Technologies steuert ein einigermaßen intuitives GUI und eine Sammlung von Spice-Modellen bei. Bei den Operationsverstärker-Modellen ist wenig überraschend, dass so ziemlich das ganze Linear-Programm und nichts von der Konkurrenz vertreten ist.

Die Anwendung läuft unter Windows. Unter Linux hat sich ein Betrieb mit [wine](#) bewährt.

## Qucs

Der etwas kryptisch-kurze Name Qucs steht für "Quite a Universal Simulator". Das ist ein Projekt mit dem ambitionierten Ziel, eine komplette EDA-Suite von Null auf zu erstellen ([Roadmap](#)). Dabei wurde auf der Simulationsseite begonnen. Dieser Teil ist für einfache analoge und digitale Schaltungen geeignet.

Qucs stammt aus der Linux-Ecke. Entsprechend ist es in den meisten größeren Distributionen als Paket enthalten. Es sind aber auch Installer für diverse andere Betriebssysteme, einschließlich MacOS und MS-Windows [verfügbar](#).

## LC-Filter von Tony Fisher

Auf den Webseiten der Universität York gibt es ein [Web-Tool](#) zum Entwurf von n-poligen LC-Filtern. diese passiven Filter eignen sich besonders für Signale im Radiofrequenzbereich.

# Filterdesign-Formular aus Japan

Die japanische Firma Okawa Electric design bietet eine [Sammlung von Web-Formularen](#), für den Entwurf von analogen Filtern. Dabei sind unterschiedliche Klassen von Filtern vom einfachen, passiven RC-Filter bis zu aktiven Filtern mit Operationsverstärker abgedeckt.

Besonders bequem ist, dass man die E-Reihe vorgeben kann, aus der Widerstände und Kondensatoren entnommen werden sollen.

## AADE

\* [AADE](#) ist ein Programm zum Design von analogen Filtern unter Windows

## Logic Friday

\* [Logic Friday](#) ist eine Anwendung für den Entwurf von logischen Schaltungen. Sie ist insbesondere in der Lage, eine beliebige Logische Funktion allein mit NANDs umzusetzen. Die Anwendung läuft ursprünglich unter Windows. Sie ist aber auch unter 🍷 [wine](#) lauffähig.

From:

<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:

<https://elektroniq.iqo.uni-hannover.de/doku.php?id=schaltungsentwurf:tools>

Last update: **2018/11/29 19:08**

