

# Rauschgen

## Funktion



## Optionen und Alternativen



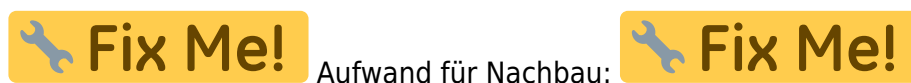
## Performance



## Datum

Beginn des Projekts: Juli 2018

## Status



## Entwickler

Hartwig Imsiecke, schneejon@yahoo.de

## Anwender



## Schaltungsprinzip



## Schaltplan

- Der [Schaltplan](#) im PDF-Format
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.

## Layout

- Abmessungen der Leiterplatte:  **Fix Me!**
- Versorgung:  **Fix Me!**
- Eingang:  **Fix Me!**
- Ausgang:  **Fix Me!**
- Anzeigen:  **Fix Me!**
- Der Bestückungsdruck: [start\\_layout.pdf](#)
- Die Bestückungsliste: [start\\_bom.pdf](#), [start\\_bom.xls](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine
- Die Source des Layouts im pcb-Format liegt auf der [Download-Seite des Wiki](#).

 **Fix Me!**

## Gehäuse

 **Fix Me!**

## Test

 **Fix Me!**

## Bedienung

 **Fix Me!**

Bilder

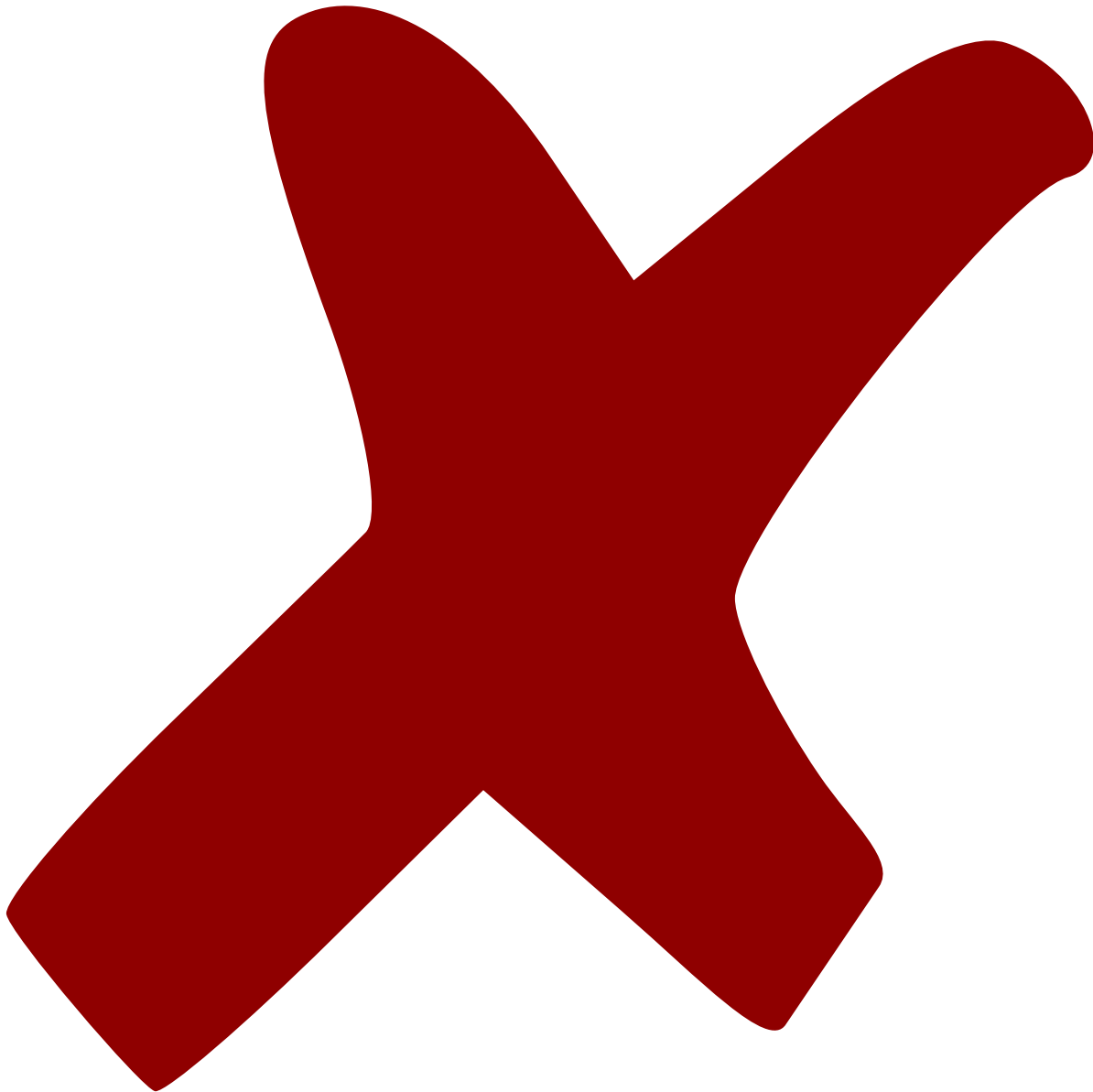
Kalkulation



| was          | wieviel | E-Preis | Preis | Anmerkung       |
|--------------|---------|---------|-------|-----------------|
| Leiterplatte | 1x      | ??.?? € | €     | 1/n von XXX EUR |
| Gehäuse      | 1x      | ??.?? € | €     |                 |
| *            | ?x      | ??.?? € | €     | ...             |
| R,C          | ??x     | 0.02 €  | €     | Bauform 0805    |
| Bestückung   |         | ??.00 € |       | bei SRM         |
| Verschnitt   |         | ?.?? €  |       |                 |
|              |         | Summe   | €     |                 |

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout,

: im



: erledigt)

- JAE Anschluss falsch gepolt, da rot auf Minus und schwarz auf plus

From:  
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:  
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:rauschgen:start&rev=1533055721>

Last update: **2018/07/31 16:48**

