

NI-Verteiler

Funktion

Die Signale, die National-Instruments auf ihren IO-Karten mit einem 68-poligen SCSI-Anschluss bereitstellt, auf BNC und SMA-Buchsen zugänglich machen.

Optionen

Zur Vermeidung von Masseschleifen kann die Schirmung der Koaxial-Anschlüsse an jeweils einem Lötjumper getrennt werden. Wenn die Schirmung mit der jeweiligen Signalmasse verunden sein soll, müssen die Jumper gesetzt werden.

Status

Die vier Verteiler der ersten Serie für Digital-IO-Karten sind im Einsatz.

Zwei Analog-Versionen und zwei Digitale aus der zweiten Serie sind ebenfalls im Einsatz. Eine weitere Analog-Version ist einsatzbereit.

Eine kleine Anzahl weiterer Leiterplatten für beide Versionen liegen "in der Schublade". Für vollständige Geräte müssten Gehäuse mit gebohrter Frontplatte beschafft werden (Vorlauf 2 bis 4 Wochen).

Entwickler

- ni-verteiler1: Anne Harth / Kai-Martin Knaak
- ni-verteiler2: Kai-Martin Knaak
- ni-verteiler3: Kai-Martin Knaak
- ni-verteiler4: Kai-Martin Knaak
- ni-verteiler5-digital: Jonas Matthias
- ni-verteiler-usb: Lukas Köpp
- ni-verteiler6: Nina Heine

Anwender

Karsten Klempt (KRb), Anne Harth, Thijs Wendrich (LASUS), Christina Rode (Quantus2), Jan Mahnke (CHIP), Sebastian Bode (QPORT), Jonas Matthias (QG-1)

Schaltungsprinzip

Trivial: Direkte Verbindungen. Bei der Analog-Version sind die Signalleitungen mit TVS-Dioden gegen Überspannungen abgesichert.

Die Sourcen von Schaltplänen und Layouts sind auf der [Download-Seite des Wiki](#) abgelegt.

Versionen

"ni-verteiler1"



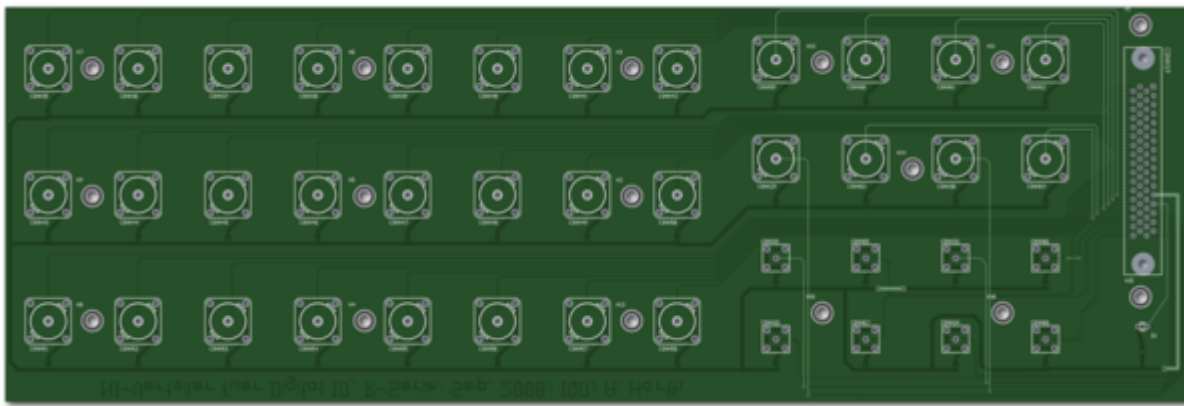
DIO39	68	34	DIO38
DIO37	67	33	DIO36
DIO35	66	32	DIO34
DIO33	65	31	DIO32
DIO31	64	30	DIO30
DIO29	63	29	DIO28
DIO27	62	28	+5V
DIO26	61	27	+5V
DIO25	60	26	DGND
DIO24	59	25	DGND
DIO23	58	24	DGND
DIO22	57	23	DGND
DIO21	56	22	DGND
DIO20	55	21	DGND
DIO19	54	20	DGND
DIO18	53	19	DGND
DIO17	52	18	DGND
DIO16	51	17	DGND
DIO15	50	16	DGND
DIO14	49	15	DGND
DIO13	48	14	DGND
DIO12	47	13	DGND
DIO11	46	12	DGND
DIO10	45	11	DGND
DIO9	44	10	DGND
DIO8	43	9	DGND
DIO7	42	8	DGND
DIO6	41	7	DGND
DIO5	40	6	DGND
DIO4	39	5	DGND
DIO3	38	4	DGND
DIO2	37	3	DGND
DIO1	36	2	DGND
DIO0	35	1	DGND



Belegung ni-verteiler1

Geeignet für die digitlen Stecker von FPGA-Karten. Zum Beispiel [PXI-7811R](#), oder PXI-7854R.

- [Der Schaltplan](#) als PDF
- [Der Bestückungsdruck](#) als PDF



"ni-verteiler2"

AI0+	68	34	AI0-
AI0ND0	67	33	AI0ND1
AI1+	66	32	AI1-
AI2+	65	31	AI2-
AI0ND2	64	30	AI0ND3
AI3+	63	29	AI3-
AI4+ ¹	62	28	AI4- ¹
AI0ND4	61	27	AI0ND5
AI5+ ¹	60	26	AI5- ¹
AI6+ ¹	59	25	AI6- ¹
AI0ND6	58	24	AI0ND7
AI7+ ¹	57	23	AI7- ¹
AISENSE	56	22	No Connect
AO0	55	21	AO0ND0
AO1	54	20	AO0ND1
AO2	53	19	AO0ND2
AO3	52	18	AO0ND3
AO4 ¹	51	17	AO0ND4
AO5 ¹	50	16	AO0ND5
AO6 ¹	49	15	AO0ND6
AO7 ¹	48	14	AO0ND7
DIO15	47	13	DIO14
DIO13	46	12	DIO12
DIO11	45	11	DIO10
DIO9	44	10	DIO8
DIO7	43	9	DGND
DIO6	42	8	DGND
DIO5	41	7	DGND
DIO4	40	6	DGND
DIO3	39	5	DGND
DIO2	38	4	DGND
DIO1	37	3	DGND
DIO0	36	2	DGND
+5V	35	1	+5V

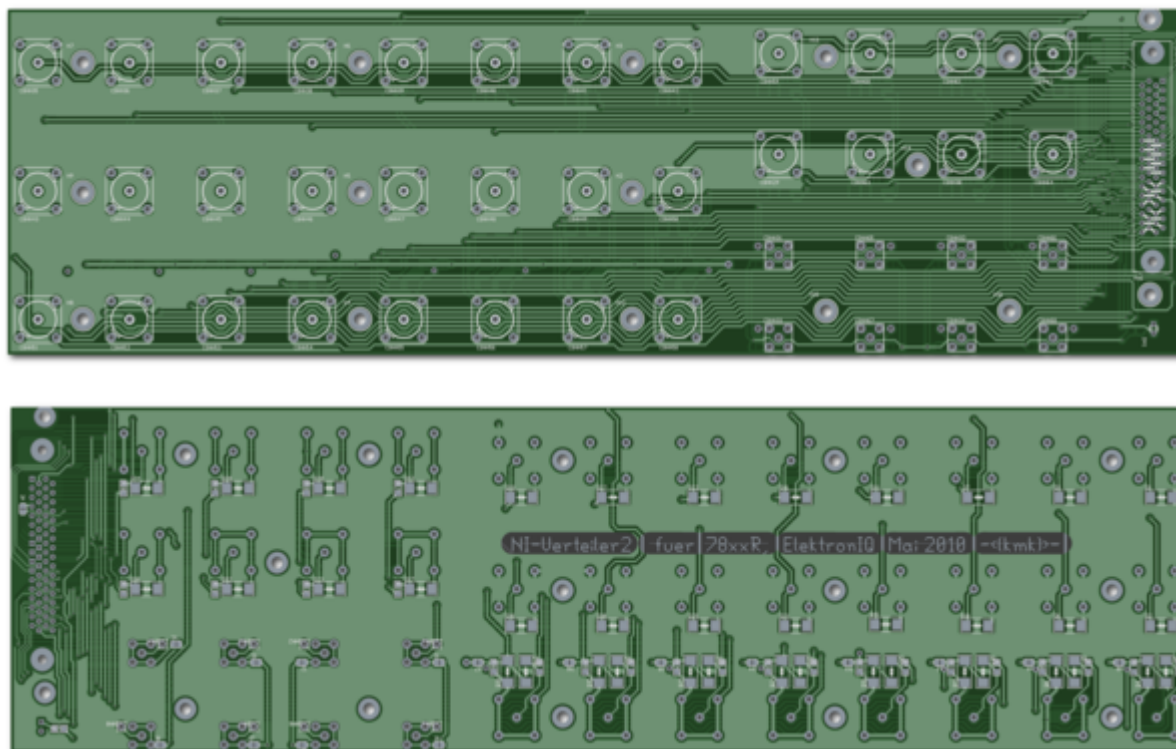
¹ No Connect on the NI 7830R



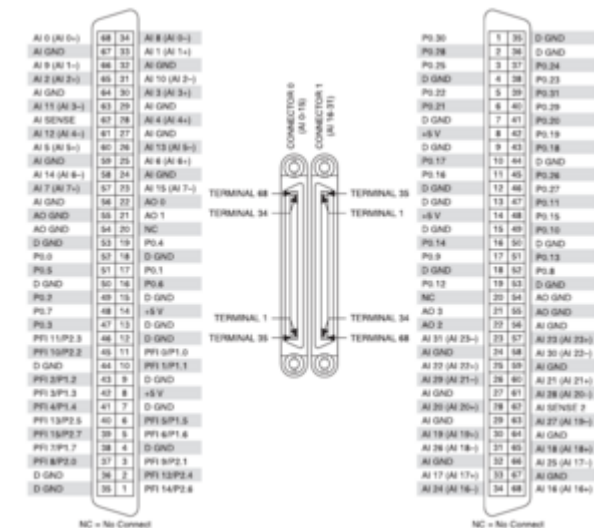
Belegung ni-verteil2

Geeignet für analoge IO-Karten, Typ 78xxR. In dieser Version sind sämtliche Signale mit TVS-Dioden gegen Überspannungen abgesichert. Die Massen der analogen Signale sind getrennt zum Stecker geführt. Wenn gewünscht, können die Masseleitungen mit Lötjumpfern lokal verbunden werden.

- [Der Schaltplan](#) als PDF
- [Der Bestückungsdruck](#) als PDF



"ni-verteiler3"



Belegung ni-verteil3

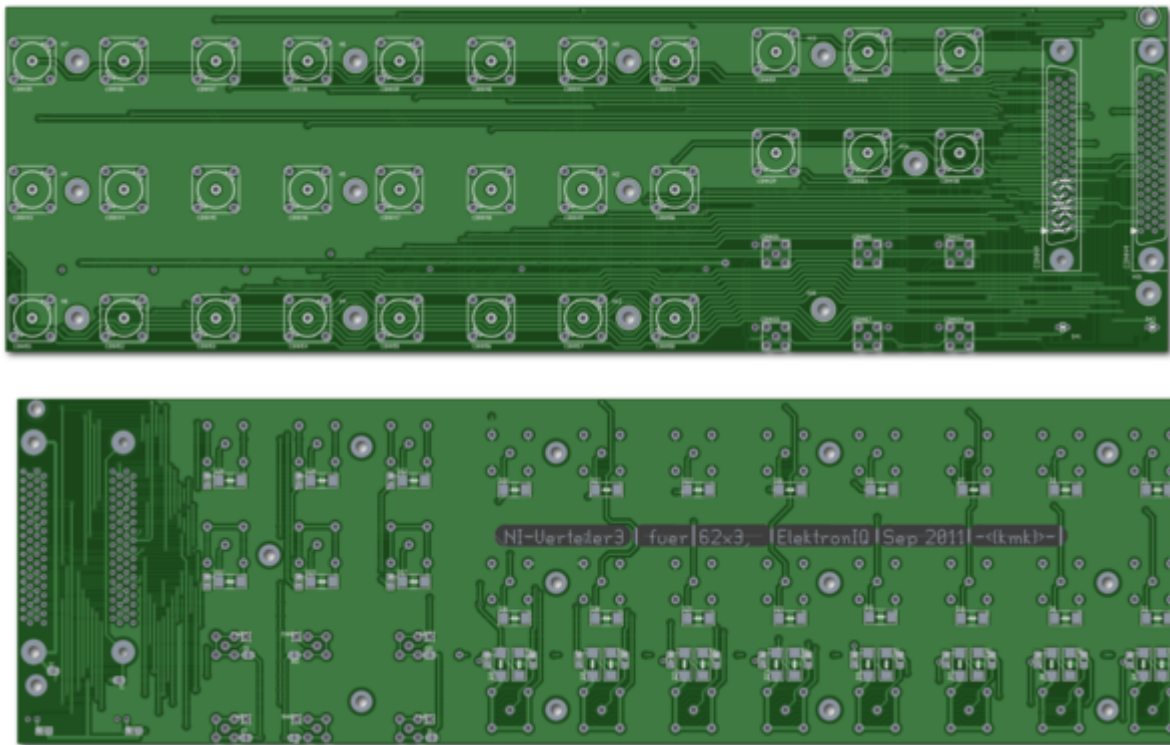
Geeignet für IO-Karten, Typ 63×3. Diese Version kann beide Steckverbinder der Karte aufnehmen. Es werden aus Platzgründen nicht alle IO-Kanäle auf BNC-Verbinder geführt. Der Verteiler beschränkt sich auf:

- 4x analog-out, AO-0 - AO-3, geschützt mit 12 V TVS nach AO-GND
- 8x analog-in differentiell AI-0 bis AI-7, geschützt mit 12 V TVS nach AI-GND
- 8x programmiere digital in/out, PFI-0 bis PFI-7, geschützt mit 7 V TVS nach D-GND
- 8x digital in/out, P-0 bis P-7, geschützt mit 7 V TVS nach D-GND

- 4x frei, kann nach Bedarf mit Schalt draht verbunden werden

Alle nach außen geführten Signale sind mit TVS-Dioden gegen Überspannungen abgesichert. Die Massen der analogen Signale sind getrennt zum Stecker geführt. Wenn gewünscht, können die Masseleitungen mit Lötjumpers lokal verbunden werden.

- [Der Schaltplan](#) als PDF
- [Der Bestückungsdruck](#) als PDF



"ni-verteiler4"



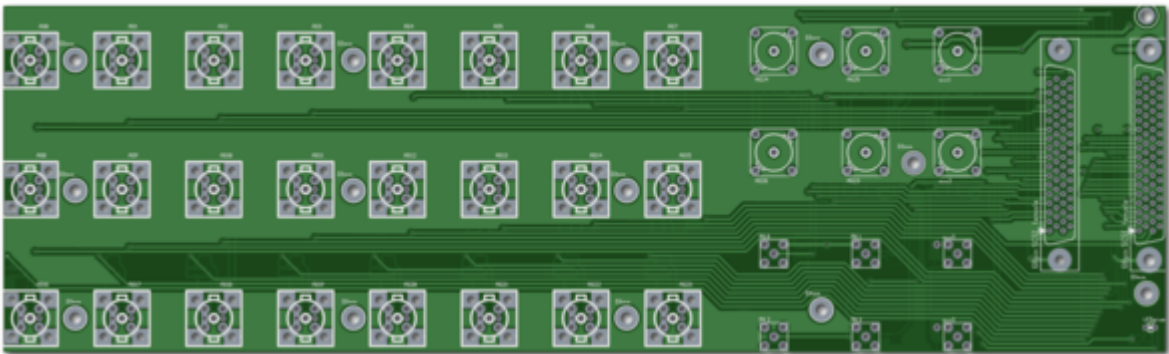
Belegung ni-verteiler4

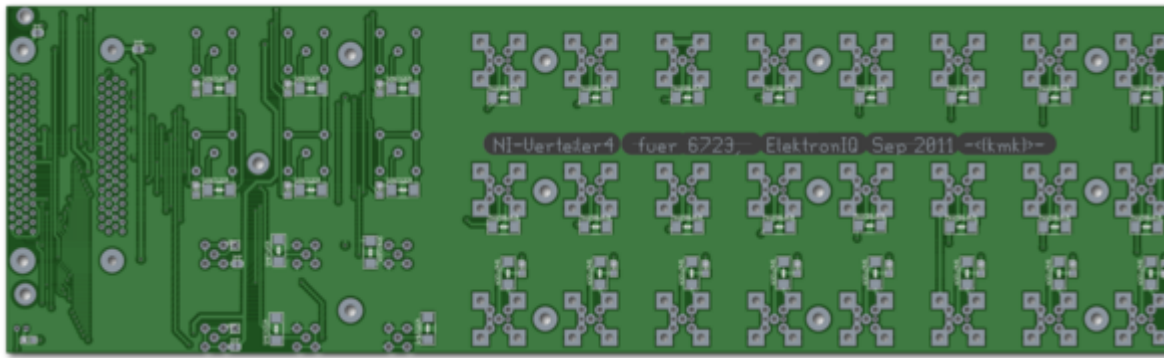
Geeignet für Analog-Out-Karten, Typ 67×3. Diese Version kann beide Steckverbinder der Karte aufnehmen. Es werden aus Platzgründen nicht alle Kanäle auf BNC-Verbinder geführt. Der Verteiler beschränkt sich auf:

- 28x Analog-Out AO-0 bis AO-27, geschützt mit 12 V TVS nach AO-GND
- 4x Digital in/out P0.0 bis P0.3, geschützt mit 7 V TVS nach D-GND
- 4x frei

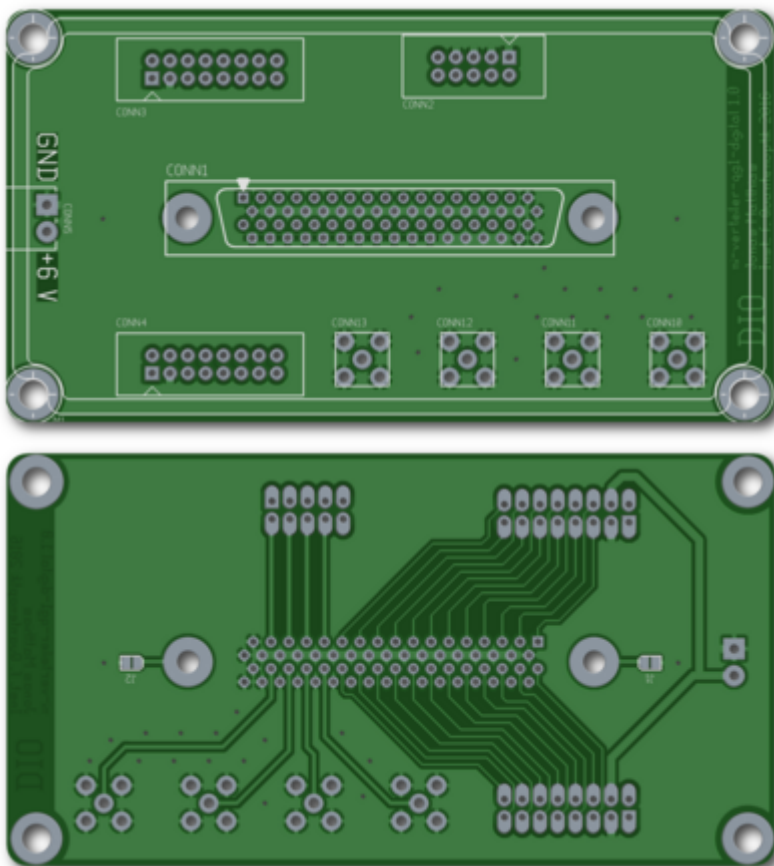
Alle nach außen geführten Signale sind mit TVS-Dioden gegen Überspannungen abgesichert. Die Massen der analogen Signale sind getrennt zum Stecker geführt. Wenn gewünscht, können die Masseleitungen mit Lötjumpfern lokal verbunden werden.

- [Der Schaltplan](#) als PDF
- [Der Bestückungsdruck](#) als PDF





"ni-verteiler5-digital"



Dieser Verteiler führt den digitalen Ausgang eines NI USB-7855R FPGA – CONNECTOR 0 (DIO) – auf 3 Wannenstecker und 4 SMA Buchsen. Die Platine ist 11 x 6 cm² groß und lässt sich auf eine Hammond 27134PSLA Box (statt des Deckels) schrauben.

- Im Einsatz bei QG-1 (Jonas Matthias)
- Status: Platine bestellt.

Die footprints für die Wannenstecker sind absichtlich größer gewählt und können natürlich auch mit kleineren Wannensteckern bestückt werden. Conn3 und Conn4 können über Conn5 mit Spannung versorgt werden. Dies ist für den Anschluss der MAIUS-Chipsicherung gedacht (pin1 = GND, pin2 = Vcc).

NI-Verteiler-USB

Der **NI USB 6001** ist als eine relativ günstige und unkomplizierte Möglichkeit zu verstehen, eher unrelevante Signale z.B. neben einer größeren Messungen mit einer gewissen Unsicherheit und langsamer Frequenz (**20 kS/s**) zu überwachen.

- Gehäuse **Hammond 1590D** 187.75*119.50*56.00mm



Funktionen

- ANALOG IN (auf BNC): Single ended (RSE) und differentiell (DIFF) möglich, +-10V
- DIGITAL IN/OUT (auf BNC): 0 to 5V, 32bit PFI Counter/Trigger an PIN1.1 und PIN2.0
- ANALOG OUT (auf BNC): +-10V, 5mA current drive
- 5V OUT (auf XLR): 150 mA max. current
- BUS (USB): Full Speed 12Mb/s



Differentielles Messen

Um das differentielle Messen an der Box zu ermöglichen, wurden die differentiellen Eingänge parallel zu den analogen RSE-Eingängen geschaltet. Es kann somit **pro PIN-Paar nur entweder differentiell oder single-ended** gemessen werden. Dabei ist:

- DIFF 0 → AI0 und A4; DIFF1 → AI1 und AI5; DIFF2 → AI2 und AI6; DIFF3 → AI3 und AI7

"ni-verteiler6"

Geeignet für NI USB-7855R. Gehäuse: 19"-Gehäuse, Daub MGF, 1HE

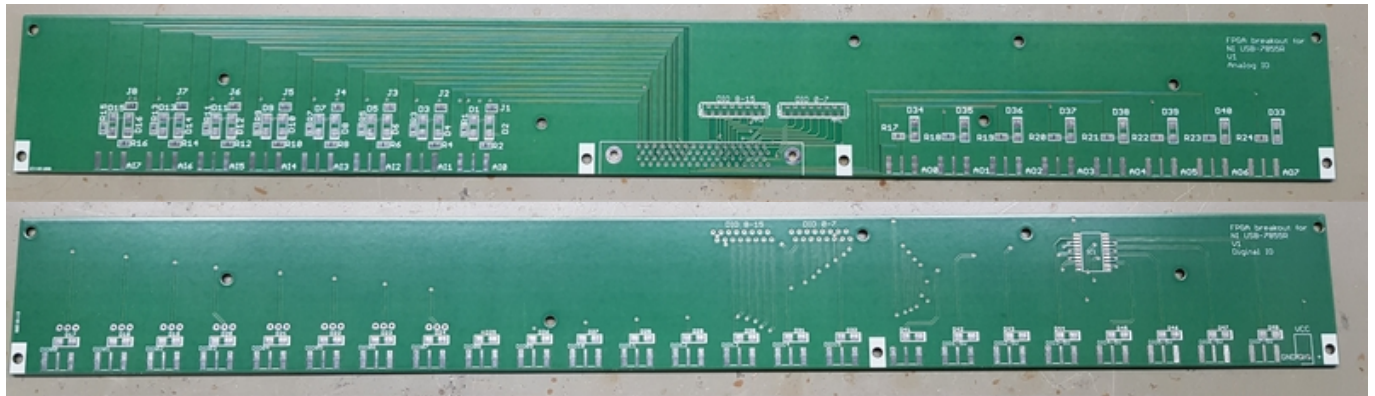
[Teileliste für Analog- und Digitalplatine:](#)

[ni6-teileliste.pdf](#)

Funktion:

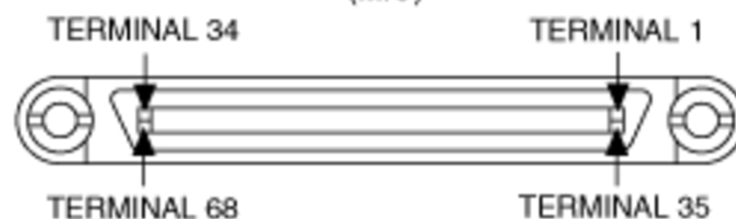
- 8 Analogeingänge, voneinander unabhängige Sample-Raten bis 1 MHz, Auflösung von 16 bit; $\pm 10\text{ V}$, $\pm 5\text{ V}$, $\pm 2\text{ V}$, $\pm 1\text{ V}$
- 8 Analogausgänge, voneinander unabhängige Sample-Raten bis 1 MHz, Auflösung von 16 bit, $\pm 10\text{ V}$
- 32 Digitalleitungen, die als Eingänge, Ausgänge, Counter oder für benutzerdefinierte Logik bei Frequenzen bis 80 MHz konfiguriert werden können

- 16 Digitalleitungen, die als Eingänge, Ausgänge, Counter oder für benutzerdefinierte Logik bei Frequenzen bis 10 MHz konfiguriert werden können
- Digital-I/O-Leitungen mit wählbaren Logikpegeln: 1,2 V; 1,5 V; 1,8 V; 2,5 V; 3,3 V



AI0+	68	34	AI0-
AIGND0	67	33	AIGND1
AI1+	66	32	AI1-
AI2+	65	31	AI2-
AIGND2	64	30	AIGND3
AI3+	63	29	AI3-
AI4+	62	28	AI4-
AIGND4	61	27	AIGND5
AI5+	60	26	AI5-
AI6+	59	25	AI6-
AIGND6	58	24	AIGND7
AI7+	57	23	AI7-
AISENSE	56	22	NC
AO0	55	21	AOGND0
AO1	54	20	AOGND1
AO2	53	19	AOGND2
AO3	52	18	AOGND3
AO4	51	17	AOGND4
AO5	50	16	AOGND5
AO6	49	15	AOGND6
AO7	48	14	AOGND7
DIO15	47	13	DIO14
DIO13	46	12	DIO12
DIO11	45	11	DIO10
DIO9	44	10	DIO8
DIO7	43	9	DGND
DIO6	42	8	DGND
DIO5	41	7	DGND
DIO4	40	6	DGND
DIO3	39	5	DGND
DIO2	38	4	DGND
DIO1	37	3	DGND
DIO0	36	2	DGND
+5V	35	1	+5V

CONNECTOR 1
(MIO)



- DIO00 | DIO00-5V
- DIO01 | DIO01-5V
- DIO02 | DIO02-5V
- DIO03 | DIO03-5V
- DIO04 | DIO04-5V
- DIO05 | DIO05-5V
- DIO06 | DIO06-5V
- DIO07 | DIO07-5V

kann immer nur der 3V oder der 5V Anschluss genutzt werden. Ungeschaltet werden können die Anschlüsse über den Jumper auf der Platine. Der Schaltplan ist über die [Download-Seite des Wiki](#) verfügbar.

Gehäuse

- 19" Kompaktgehäuse, MGF44034, 3HE hoch, 30 mm tief.
- Versorgung: keine
- Eingang: 1x SCSI-Buchse
- Ausgang: 32x BNC, 8x SMA
- Anzeigen: 1x LED, wenn die National-Instruments-Karte Versorgungsspannung hat.

Kabel

Die Karten von National-Instruments führen ihre vielen Kontakte in VHDCI-Buchsen heraus, die bei 68 Pins recht klein sind. Andere Namen für den VHDCI-Steckverbinder sind "SCSI-5", oder "AMP HPCN68M". Zu diesem Steckverbinder gibt es nur wenige Gegenstücke. National Instruments setzt deshalb Kabel ein, an denen der weibliche SCSI-Steckverbinder konfektioniert ist. Leider werden in der Computertechnik die Steckverbinder anders herum verwendet – also mit dem männlichen Teil am Kabel. Das hat dazu geführt, dass die zum Kabel von National-Instruments passenden männlichen Einbaubuchsen nicht (mehr) erhältlich sind. Zum Glück werden externe Festplatten an RAID-Controllern mit dem gleichen VHDCI-Steckverbinder angeschlossen, der sich auch an den National-Instrumentskarten befindet. Dieses Kabel hat an der anderen Seite einen männlichen SCSI-Verbinder sitzt. Die dazu passenden weiblichen Einbaubuchsen sind von mehreren Herstellern erhältlich. Das Kabel bekommt man im Computer-Bedarf.

Bezugsquellen für Kabel:

- Reichelt [AK VHD 11](#), 1m, 15 € nicht mehr lieferbar
- RS [436-5339](#), 1m, 43 € einschließlich MwSt.
- Computeruniverse [90308421](#), 1m, 51.90 €
- ebay [suche](#), bis 10 m, zwischen 17 € und 100 €

Die Verriegelungsschrauben an SCSI-Kabeln haben nicht das bei SubD-Steckern übliche zöllige

Gewinde UNC4-40. Stattdessen ist es das feinere UNC2-56. Ärgerlicherweise werden die Einbaubuchsen ohne passende Gewindebolzen geliefert. Solche Bolzen scheinen auch einzeln nicht erhältlich zu sein. Die Bolzen wurden daher in der Mechanik-Werkstatt des Instituts angefertigt. [Maßzeichnung der Bolzen \(runde Version\)](#). Die Source dazu im VariCAD-Format liegt auf der [Download-Seite des Wiki](#).

Bedienung

Trivial: Die Koaxial-Steckverbinder sind direkt mit jeweils einer Datenleitung der SCSI-Buchse verbunden.

Bilder





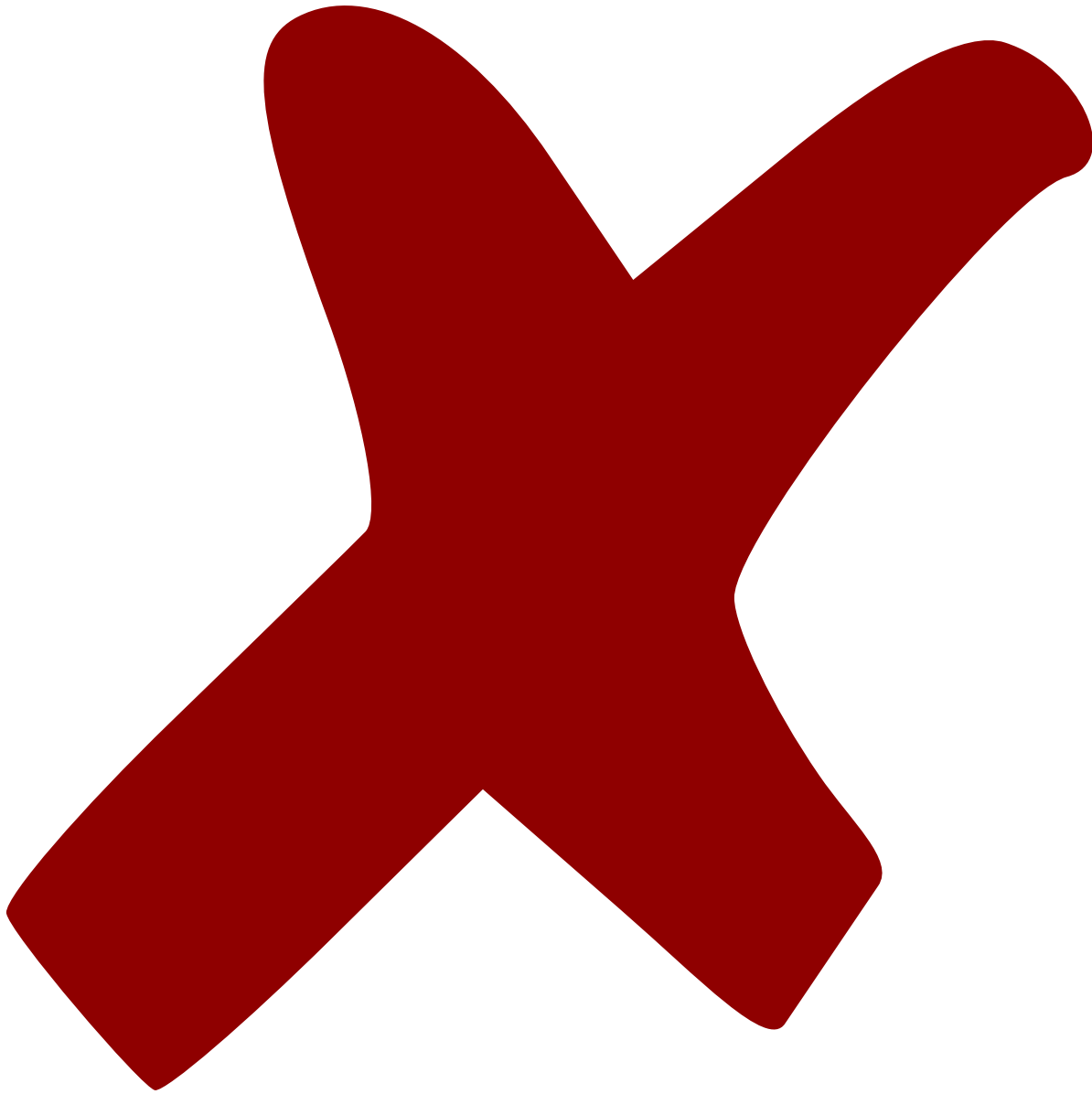
Kalkulation

was	Preis	Anzahl	zusammen	Bemerkung
Leiterplatte	70.13 €	1	70.13 €	1/4 von 280.49 €
SCSI-Einbaubuchse	14.80 €	1	14.80 €	Beschafft über Farnell.
BNC-Buchse	2.98 €	32	95.36 €	Telegärtner J01001A1944
SMA-Buchse	1.70 €	8	13.60 €	Beschafft bei Reichelt
TVS-Dioden	0.18 €	40	7.20	Nur Analog-Version
UNC2-56 Bolzen	2.50 €	2	5.00	Zölliger Gewindebohrer anteilig
Gehäuse	71.40 €	1	71.40 €	MGF44034, Frontplatte gebohrt
Beschriftung	2,50 €	1	etwa 2m DYMO-Band	
VHDCI-SCSI-Kabel	15.00 €	1	15.00	90 cm bei Reichelt
Verschnitt	30.00 €	1	30.00 €	
Summe Digital			317.79 €	
Summe Analog			324.99 €	

Dazu kommt noch etwa zwei Stunden Lötarbeit und Zusammenschrauben. Und die Arbeitszeit für die Beschaffung der Bauteile.

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout, : im



: erledigt)



-

Footprint für den SMA-Stecker hat zu kleine Löcher



korrigiert bei ni-verteiler2

Der



- männliche SCSI-Einbaustecker ist nicht mehr in senkrechter Einbauform beschaffbar.
→ Stattdessen weibliche Einbaustecker und Kabel von Raid-Controllern.
- Die SMA-Stecker sind nicht ganz symmetrisch in den Löchern.

Der



- Die Schraubenlöcher sollten 3mm Durchmesser haben statt 2.5 mm.
- Die LED sitzt auf der Analog-Leiterplatte nicht genau gegenüber vom Loch in der Frontplatte (ein wenig zu tief).
- NI-Verteiler4: Die sechs Kanäle oben rechts sollten auch den Footprint HF-Multi bekommen.
- NI-Verteiler6: Footprint IC1 zu klein
- NI-Verteiler6: 68Pin Connector passt nicht genau auf das Bord

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:natinst-verteiler:start&rev=1596703128>

Last update: **2020/08/06 08:38**

