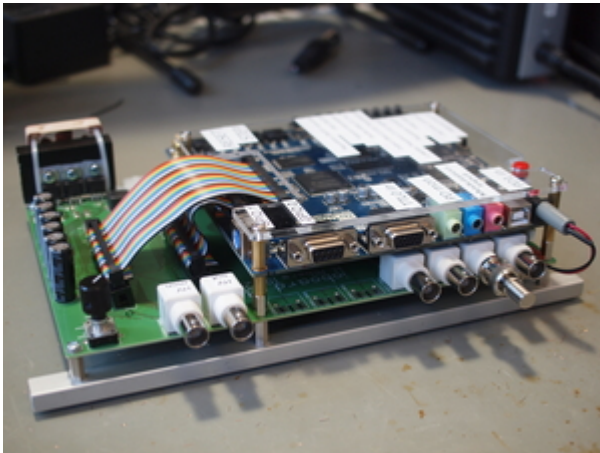


# IO-Board FPGA



## Funktion

 **Fix Me!**

## Optionen und Alternativen

 **Fix Me!**

## Performance

 **Fix Me!**

## Datum

Beginn des Projekts: June 2016

## Status

 **Fix Me!**

Aufwand für Nachbau:

 **Fix Me!**

## Entwickler

## Anwender



## Schaltungsprinzip



## Schaltplan

- Der [Schaltplan](#) im PDF-Format
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.

## Layout

- Abmessungen der Leiterplatte: 230mm x 152mm
- Versorgung: +15V, -15V, 0V über Mini-Fit Jr. 3Pin
- Eingang: PD1 in, PD2 in, TTL0 in
- Ausgang: PD mon, HV out, HV mon
- Anzeigen: über LED-Segment-Anzeige auf dem FPGA-Board
- Der Bestückungsdruck: [ioboard\\_layout.pdf](#)
- Die Bestückungsliste: [ioboard\\_bom.pdf](#), [ioboard\\_bom.xls](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine
- Die Source des Layouts im pcb-Format liegt auf der [Download-Seite des Wiki](#).



## Gehäuse



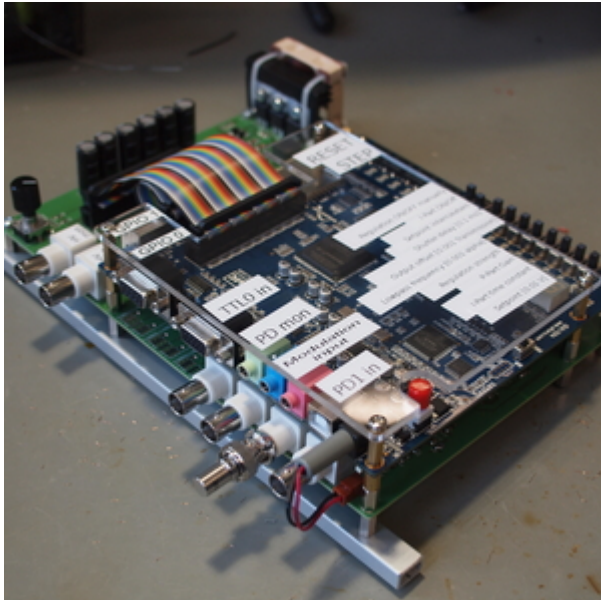
## Test



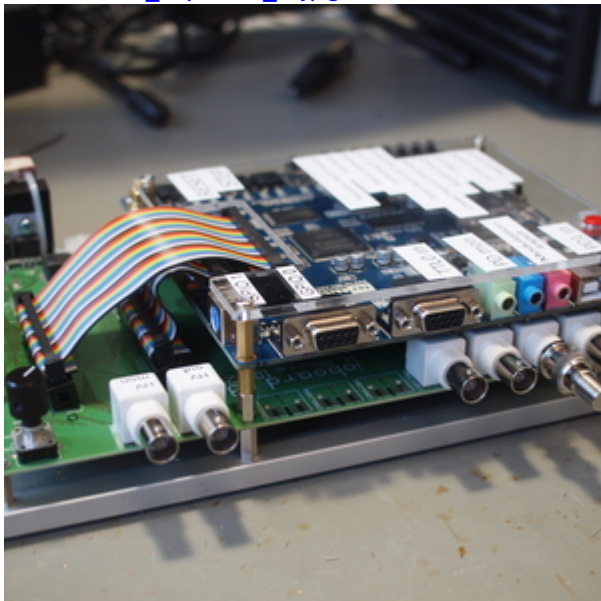
## Bedienung



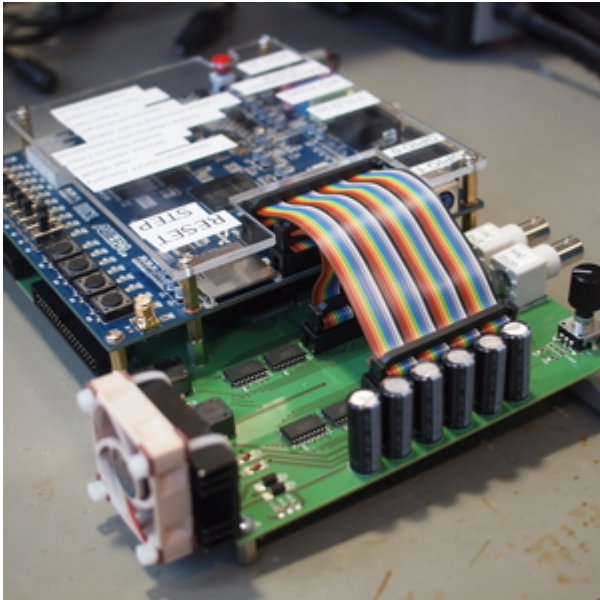
## Bilder



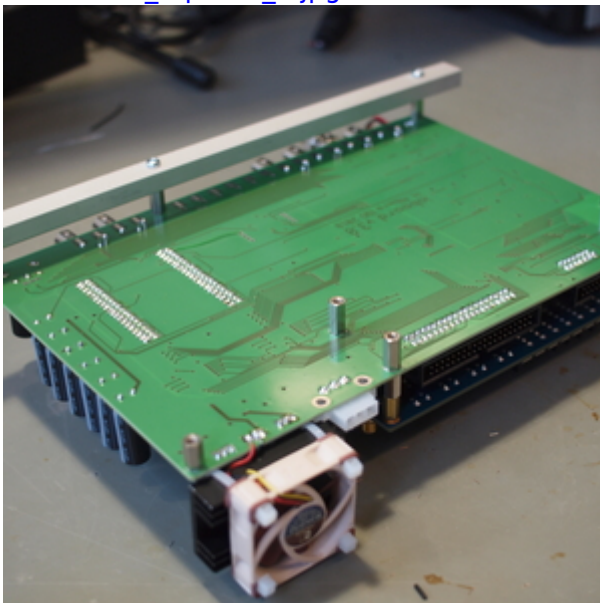
[km010616\\_topview\\_1.jpg](#)



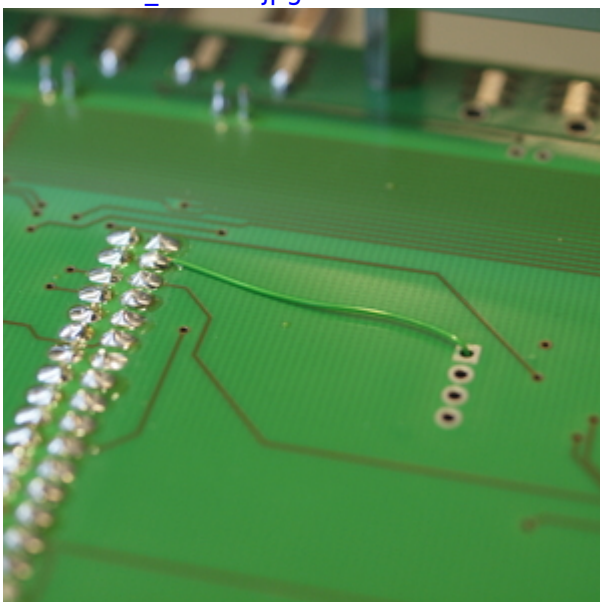
[km010617\\_topview\\_2.jpg](#)



[km010619\\_topview\\_3.jpg](#)



[km010621\\_bottom.jpg](#)



[km010623\\_green\\_wire.jpg](#)

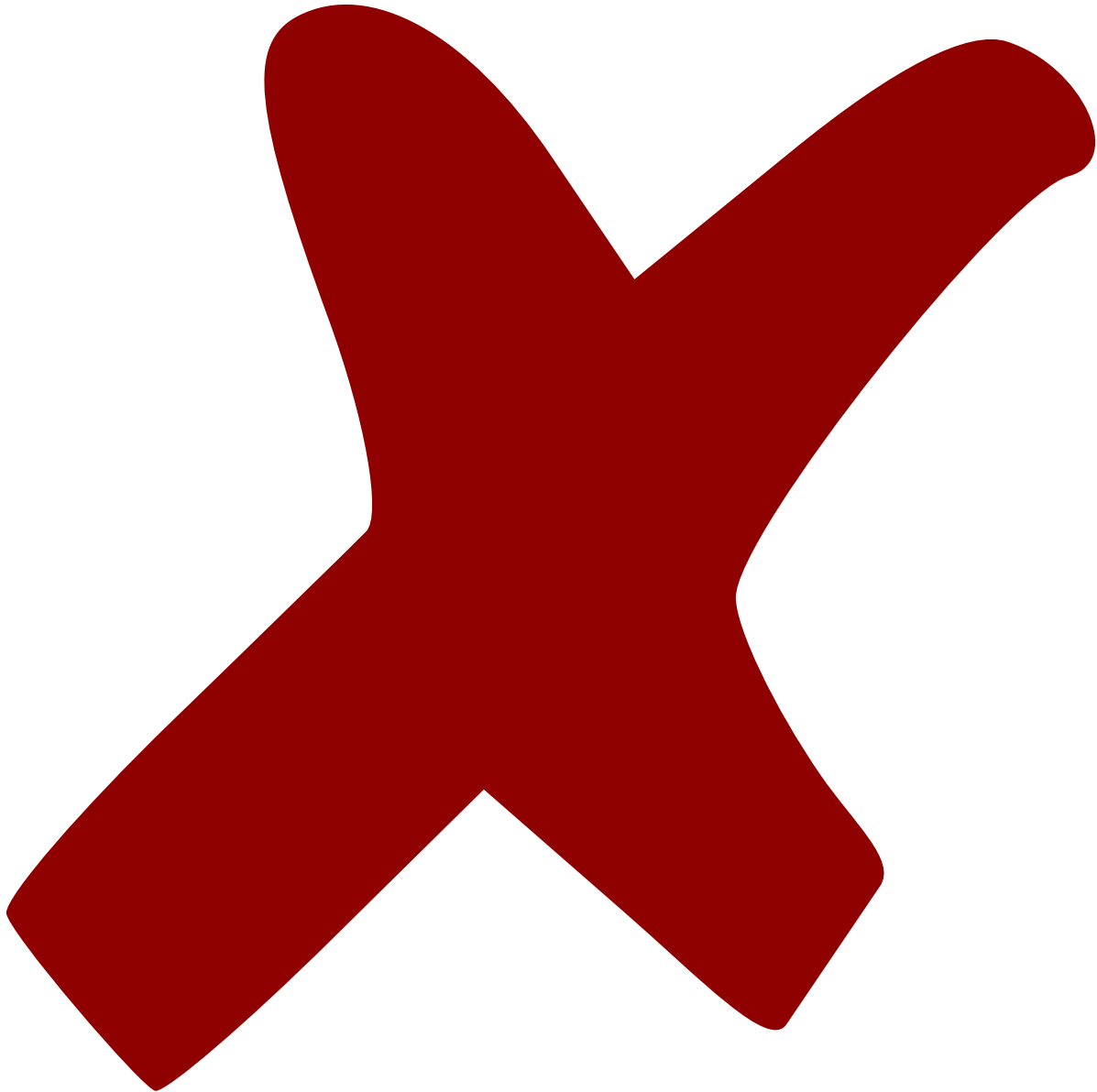
Kalkulation



| was          | wieviel | E-Preis | Preis | Anmerkung       |
|--------------|---------|---------|-------|-----------------|
| Leiterplatte | 1x      | ??.?? € | €     | 1/n von XXX EUR |
| Gehäuse      | 1x      | ??.?? € | €     |                 |
| *            | ?x      | ??.?? € | €     | ...             |
| R,C          | ??x     | 0.02 €  | €     | Bauform 0805    |
| Bestückung   |         | ??.00 € |       | bei SRM         |
| Verschnitt   |         | ?.?? €  |       |                 |
| Summe        |         |         | €     |                 |

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout, : im



: erledigt)

1. footprint für 74LVX244 ist falsch
2. footprint für Drehgeber passt nicht
3. TTL0 not wired after the level shifter (TTL0 → TTL-IN0)
4. ADC controll connector behind level shifter
5. Spannungsregler werden recht warm. Größerer Kühlkörper, oder Anschluss für Lüfter. Spannung vor LM317T schon einmal runter regeln.

From:  
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:  
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:ioboard:start&rev=1532077984>

Last update: **2018/07/20 09:13**

