

!- **Vorlage für Eigenbau-Seiten im ElektronIQ-Wiki.** -! -! Nicht gebrauchte Abschnitte bitte löschen, oder auskommentieren. -! !-*(kmk)>-!

@!!FILE@

!- Ein Titelbild: -! !-  -!

Funktion



!- Was das Ding tun soll -! -! Ausführlichere Beschreibung: interlock-mg.lyx -!

Optionen und Alternativen



!- Wie man das Gerät sonst noch missbrauchen kann -!

Performance



!- Wie schnell, weit, hoch das Ding auf den Bäumen ist -!

Datum

Beginn des Projekts: October 2012 -! Die Zeit zu der das Projekt begonnen wurde -!

Status



!- reine Idee / Prototyp / fertig zur Massenproduktion ... -! Aufwand für

Nachbau:



Entwickler

Kai-Martin Knaak, knaak@iqp.uni-hannover.de -! Auf wessen Mist das Ding gewachsen ist. Default: Der User, der die Dokuwikiseite anlegt.-!

Anwender



!- Wer das Ding bisher benutzt -!

Schaltungsprinzip



Schaltplan

- Der [Schaltplan](#) im PDF-Format
- Die Source des Schaltplans ist auf der [Download-Seite des Wiki](#) abgelegt.

Layout

- Abmessungen der Leiterplatte: !- Höhe mal Breite in mm -!
- Versorgung:
- Eingang:
- Ausgang:
- Anzeigen:
- Der Bestückungsdruck: [interlock-mg_layout.pdf](#)
- Die Bestückungsliste: [interlock-mg_bom.pdf](#), [interlock-mg_bom.xls](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine
- Die Source des Layouts im pcb-Format liegt auf der [Download-Seite des Wiki](#).



!- Das Layout als gerenderter Export vom EDA-Programm

Invalid Link



Layout (Oberseite)

-!

Gehäuse

 **Fix Me!**

!- Welche Kiste mit kurzer Begründung, warum gerade diese -! !-

- Die Source der Konstruktionszeichnung liegt auf der [Download-Seite des Wiki](#).
- Die [Konstruktionszeichnung des Gehäuses](#) im PDF-Format.

-!

Test

 **Fix Me!**

!- Welche Signale sollten wo zu sehen sein? -!

Bedienung

 **Fix Me!**

!- Was beim Einsatz zu beachten ist. Eventuell mit Anweisung zur Inbetriebnahme. -!

Bilder

!- Photos vom Gerät. Wenn möglich und sinnvoll Nahaufnahmen von der Platine. Die

Bilder sollten in einem Unterordner "bilder" zum Projekt untergebracht sein.
Beispiel für den Aufruf einer Bildergalerie:

-!

Kalkulation

 **Fix Me!**

!- Der Aufwand pro Gerät (Materialpreis, externe Fertigung, etc) -!

was	wieviel	E-Preis	Preis	Anmerkung
Leiterplatte	1x	??.?? €	??.?? €	1/n von XXX EUR
Gehäuse	1x	??.?? €	??.?? €	
*	?x	??.?? €	??.?? €	...
R,C	??x	0.02 €	0.22 €	Bauform 0805
Bestückung			??.00 €	bei SRM
Verschnitt			?..?? €	

was	wieviel	E-Preis	Preis	Anmerkung
		Summe	??.?? €	

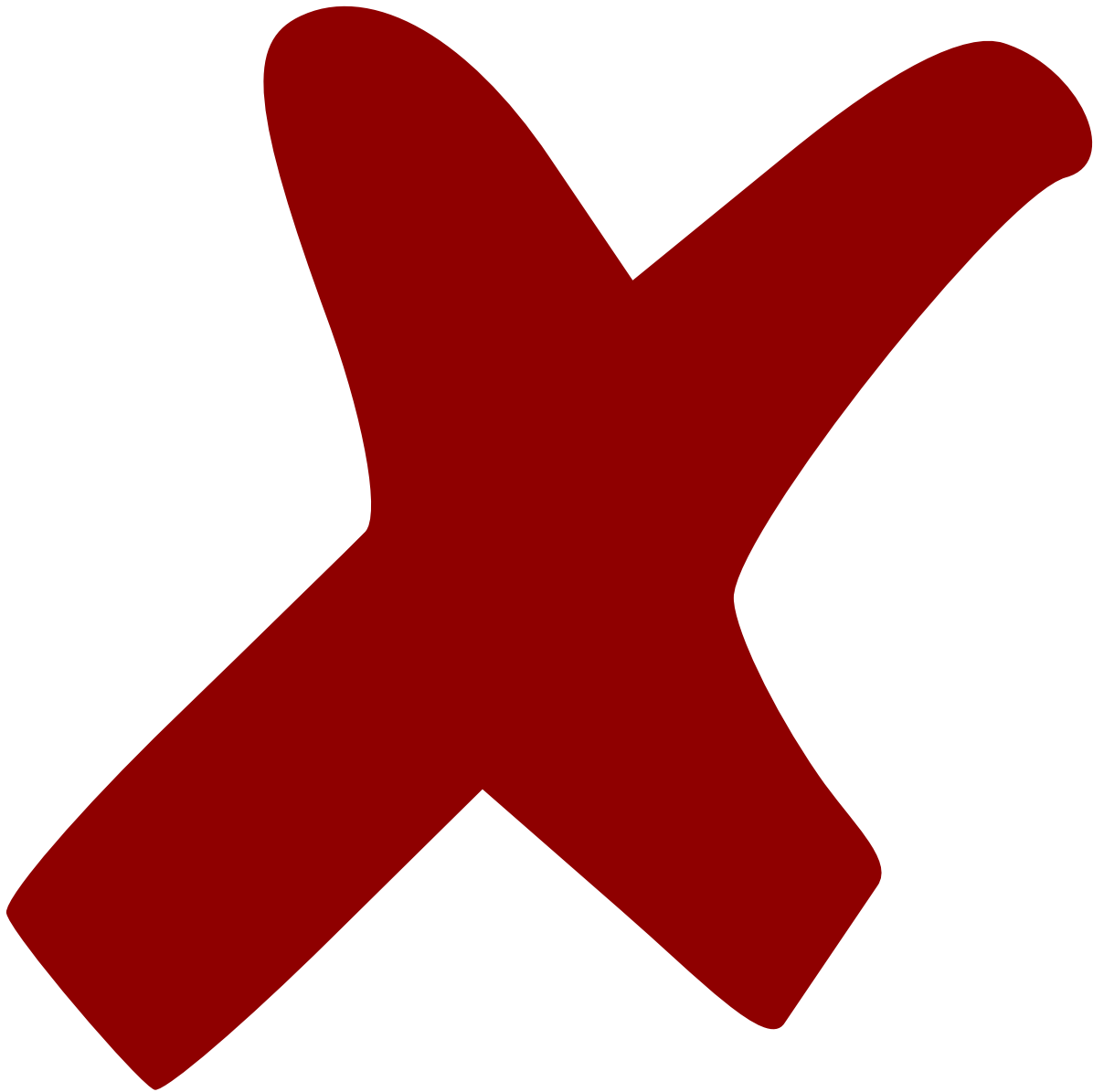
!- Alternativ:

Tabellen-Export aus Spreadsheet-Programm

-!

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout,

: im



: erledigt)

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
<https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:interlocks:interlock-mg&rev=1350048761>

Last update: **2012/10/12 13:32**

