

PROJEKTNAME

Funktion



Optionen und Alternativen



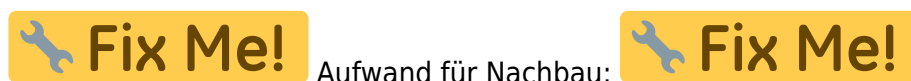
Performance



Datum

Beginn des Projekts: %B %Y

Status



Aufwand für Nachbau:



Entwickler

216.73.216.197,

Anwender



Git-Projekt

Die Sourcen des Projekts sind in <https://git.iqo.uni-hannover.de/elektroniq/@FILE@> abgelegt.

Schaltungsprinzip



Schaltplan

- Der [Schaltplan](#) im PDF-Format

Layout

- Abmessungen der Leiterplatte:



- Versorgung:



- Eingang:



- Ausgang:



- Anzeigen:



- Der Bestückungsdruck: [file_layout.pdf](#)
- Die Bestückungsliste: [file_bom.pdf](#), [file_bom.xls](#)
- Die [gezippten Gerberdaten](#) für die Bestellung der Platine

Gehäuse



Test



Bedienung



Bilder

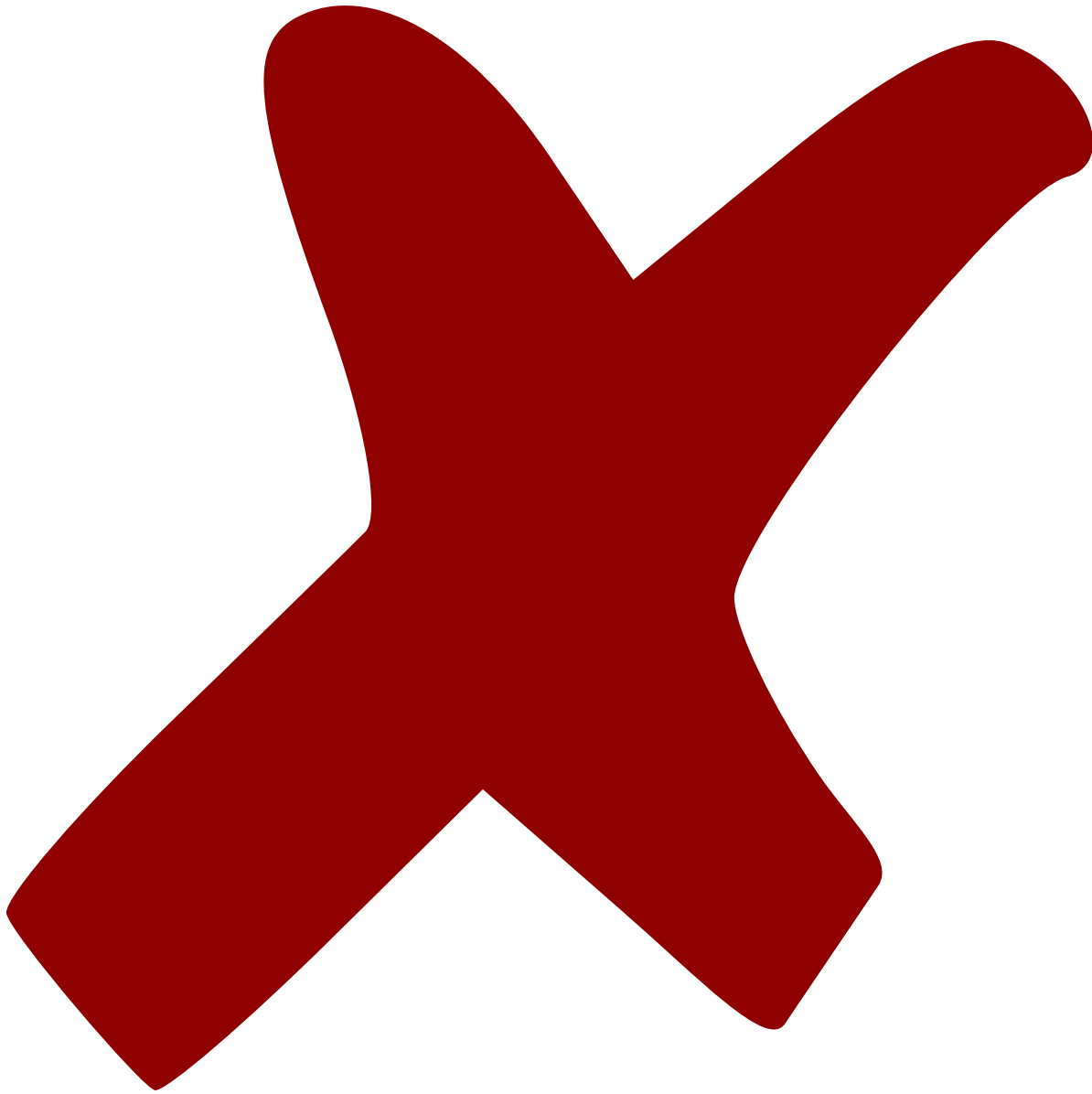
Kalkulation



was	wieviel	E-Preis	Preis	Anmerkung
Leiterplatte	1x	??.?? €	€	1/n von XXX EUR
Gehäuse	1x	??.?? €	€	
*	?x	??.?? €	€	...
R,C	??x	0.02 €	€	Bauform 0805
Bestückung		??.00 €		bei SRM
Verschnitt		?.?? €		
		Summe	€	

Meckerliste

Was für die nächste Version zu tun ist: (



: verworfen,



: in Arbeit,



Schaltplan, aber noch nicht im Layout, : im



: erledigt)

From:

<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:

https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:i_template

Last update: **2022/10/14 22:06**

