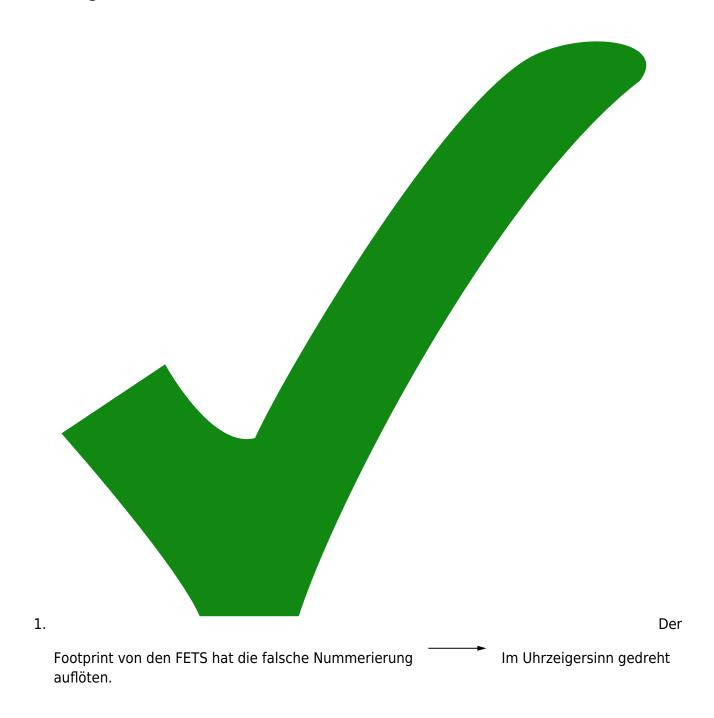
Archiv Interlocklogik

Änderungen zwischen Version 1 und Version 2 (Hammond-Gehäuse)



ElektronIQ - https://elektroniq.iqo.uni-hannover.de/



letzten 20 Tracks werden von der Groundplane kurzgeschlossen.

2025/06/20 05:29 3/24 Archiv Interlocklogik



3. alle Dioden mit Diodensymbol im Footprint



Größeren Footprint für die 1N400x Dioden



5. Bitte alle Dioden gleich ausrichten



6. normalen 0805-Footrpint für die 1uF Kondesatoren.

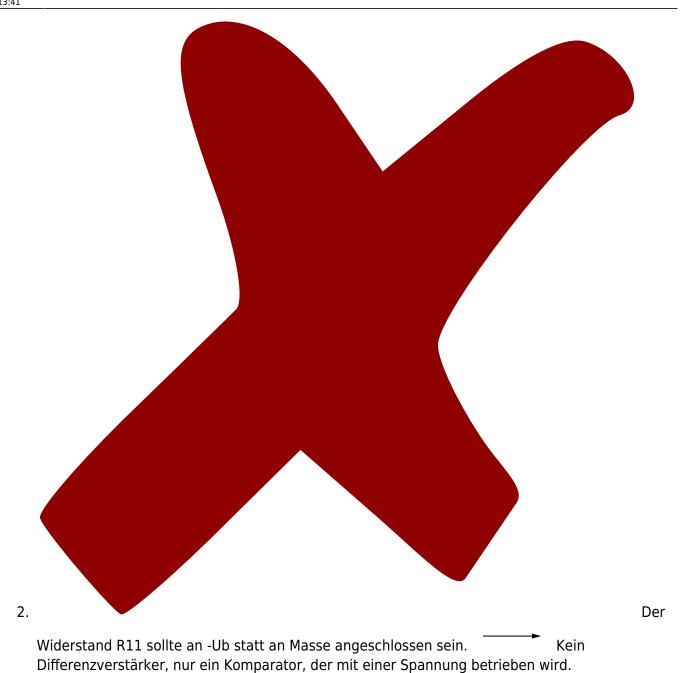
2025/06/20 05:29 7/24 Archiv Interlocklogik



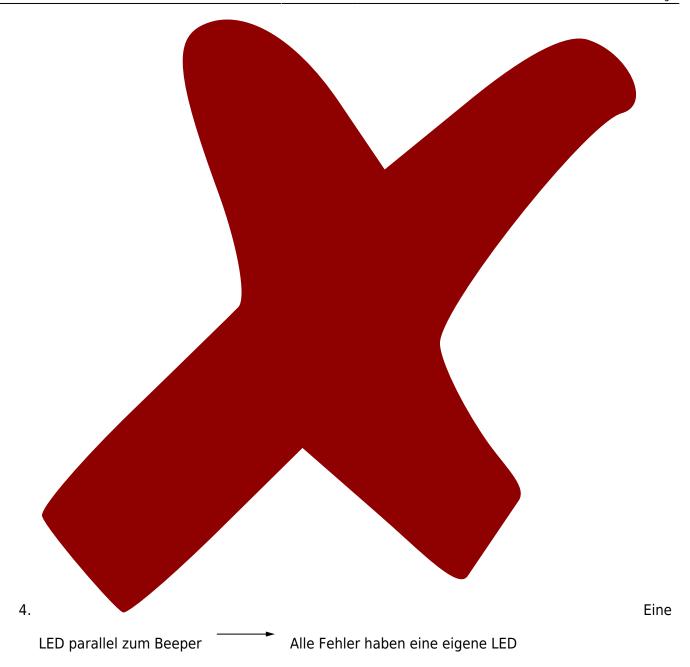
. SubD-female hat fälschlicherweise die gleiche Pinbelegung wie SubD-male

Änderungen zwischen Version 2 und Version 3 (19-Zoll)

1. Die Werte der Widerstände am Temperatur-Eingang sollten an PT100 angepasst werden R4=0R, R2=10k, R6=680R, R8=100k



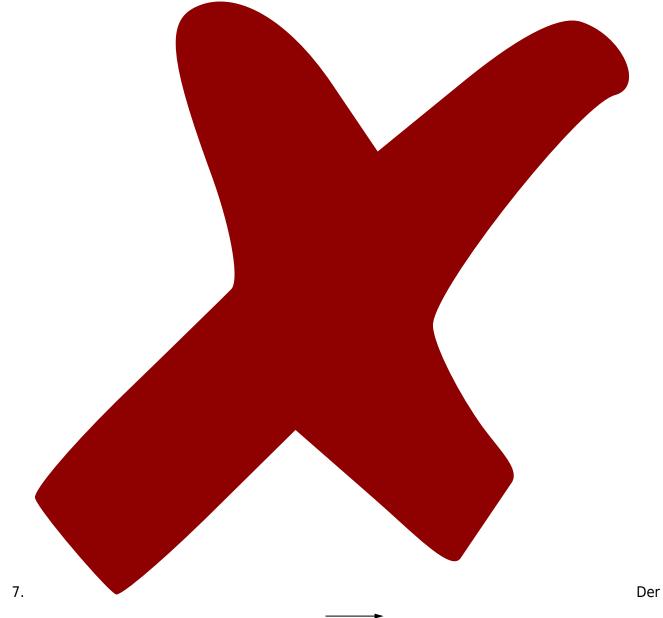
3. Trimmer auf die andere Seite der Platine völlig neue Bauform in 19"-Gehäuse





- 5. Eine Einschalt-Verzögerung, die dafür sorgt, dass der Alarm nach dem Einschalten erstmal aus ist.

 Einen Elko gegen Masse an die hold-Leitung. Z.B. 100μ
- 6. Eine Betriebs-LED, die anzeigt, dass die Spannung da ist.



Widerstand R18 sollte 100R statt 10k sein. betrieben.

Relais jetzt wird ohne Lastwiderstand



8. temp-error sollte mit einem Jumper invertierbbar sein, damit man auch zu tiefe Temperatur als Fehler erkennen kann.



9. Konfiguration für NTC-10k mit Jumper

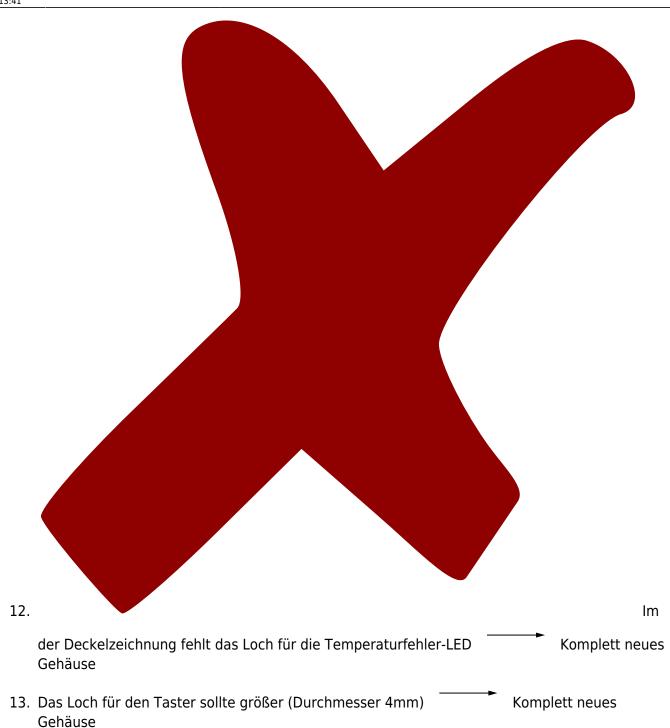


Rückkoppelwiderstand des Komparators in der Temperaturmessung auf 1M, um die Hysterese klein zu halten.

2025/06/20 05:29 15/24 Archiv Interlocklogik



11. Stromversorgung aus einer einzelnen Spannung (virtuelle Masse mit Opamp erzeugen)



2025/06/20 05:29 17/24 Archiv Interlocklogik



Denkfehler beim Ausgang: Das Relais schließt im Normalbetrieb die Schirmung des Ausgangs
mit dem Signal kurz
Schirmung sollte fest mit Masse verbunden sein und Pin 7 des
Relais sollte in der Luft hängen.



15. Temperaturmessung sollte ohne -Ub auskommen. 2025/06/20 05:29 19/24 Archiv Interlocklogik



Temperaturschwelle sollte invertierbar sein.



17. Der Relais-Ausgang sollte jumperbar wahlweise im Fehlerfall offen, oder geschlossen, oder auf Masse gelegt sein.

2025/06/20 05:29 21/24 Archiv Interlocklogik



18. Eingang mit Interlock-KLUW dazu



19.

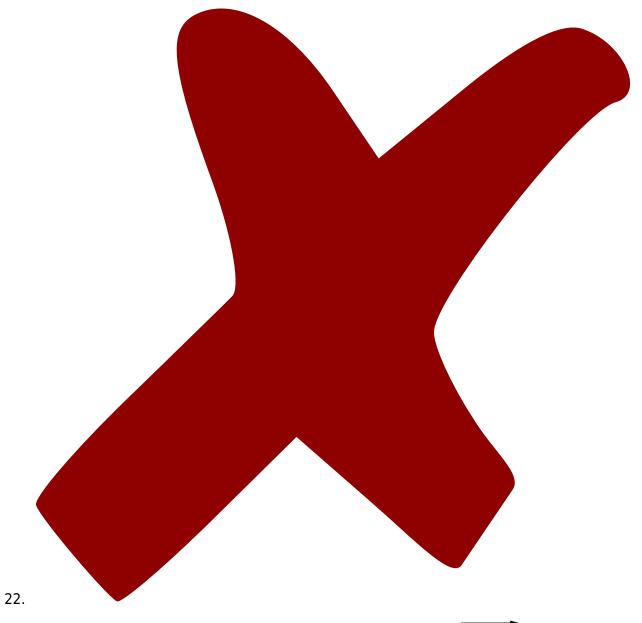
Gehäuse, Anschlüsse nach hinten.

20. Zwei Ausgänge. Einer BNC, einer SubD9, TTL Signal, Pin 1 (jumperbar(?))

2025/06/20 05:29 23/24 Archiv Interlocklogik



21. weitere digitale Eingänge (BNC)



Einen Steckverbinder für interne Erweiterungsimprovisationen Relais können zu Erweiterungen umgenutzt werden.

Die Jumper an den

From:

https://elektroniq.iqo.uni-hannover.de/ - ElektronIQ

Permanent link: https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:aenderungen:done_interlocklogik&rev=137303168

Last update: 2013/07/05 13:41

