

Archiv Interlocklogik

Änderungen zwischen Version 1 und Version 2 (Hammond-Gehäuse)



1.

Footprint von den FETS hat die falsche Nummerierung
auflöten.



Im Uhrzeigersinn gedreht

Der



2.

letzten 20 Tracks werden von der Groundplane kurzgeschlossen.



Die



3.
alle Dioden mit Diodensymbol im Footprint

Bitte



4. Größeren Footprint für die 1N400x Dioden



- 5. alle Dioden gleich ausrichten

Bitte



6. normalen 0805-Footrpint für die 1uF Kondesatoren.



7. SubD-female hat fälschlicherweise die gleiche Pinbelegung wie SubD-male

Änderungen zwischen Version 2 und Version 3 (19-Zoll)



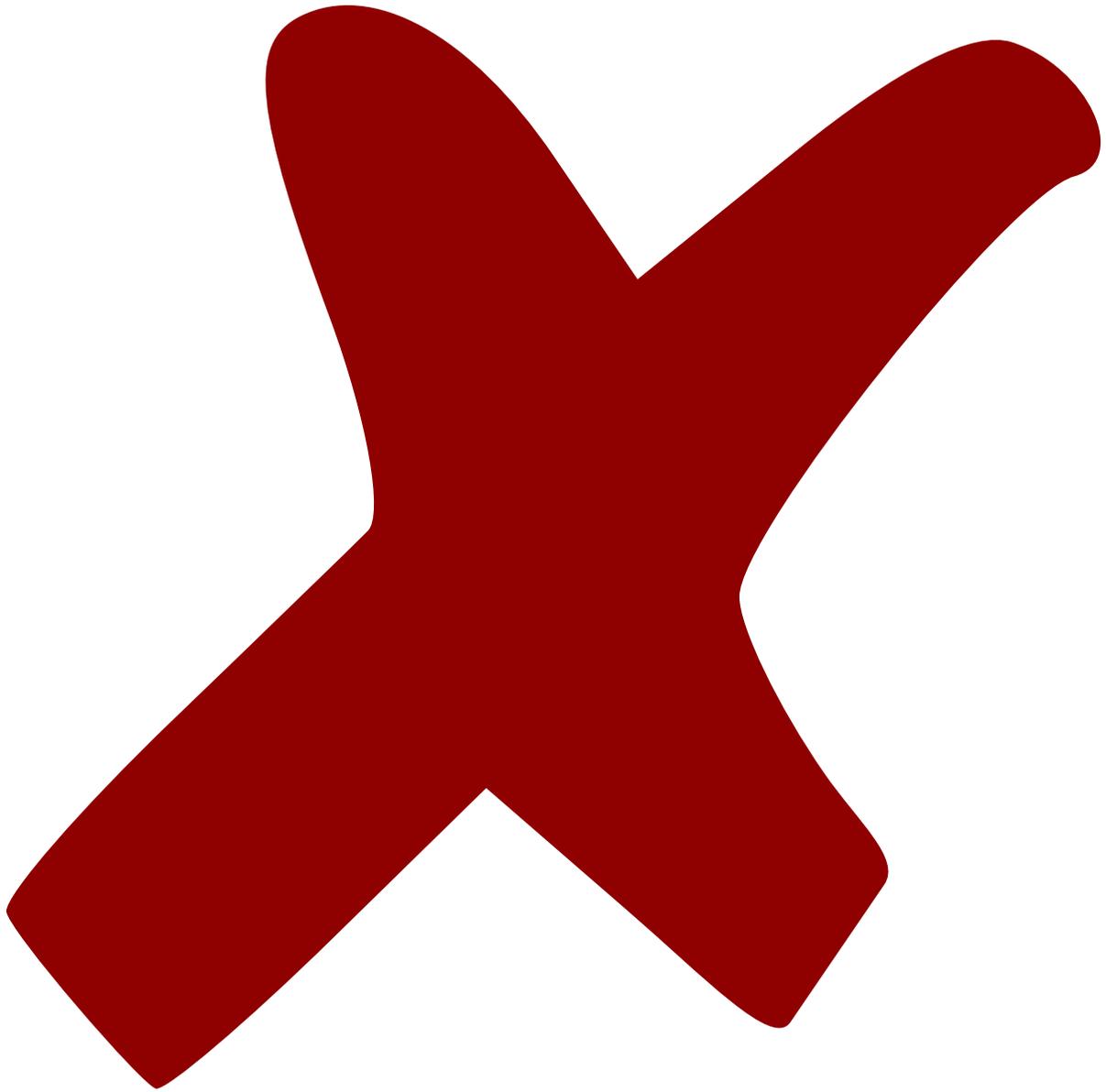
1.

Werte der Widerstände am Temperatur-Eingang sollten an PT100 angepasst werden

→ R4=0R, R2=10k, R6=680R, R8=100k
zwischen PT100 und NTC jumperbar

→ Eingangsverstärker ist jetzt

Die



2.

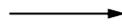
Widerstand R11 sollte an -Ub statt an Masse angeschlossen sein. → Kein Differenzverstärker, nur ein Komparator, der mit einer Spannung betrieben wird.

Der

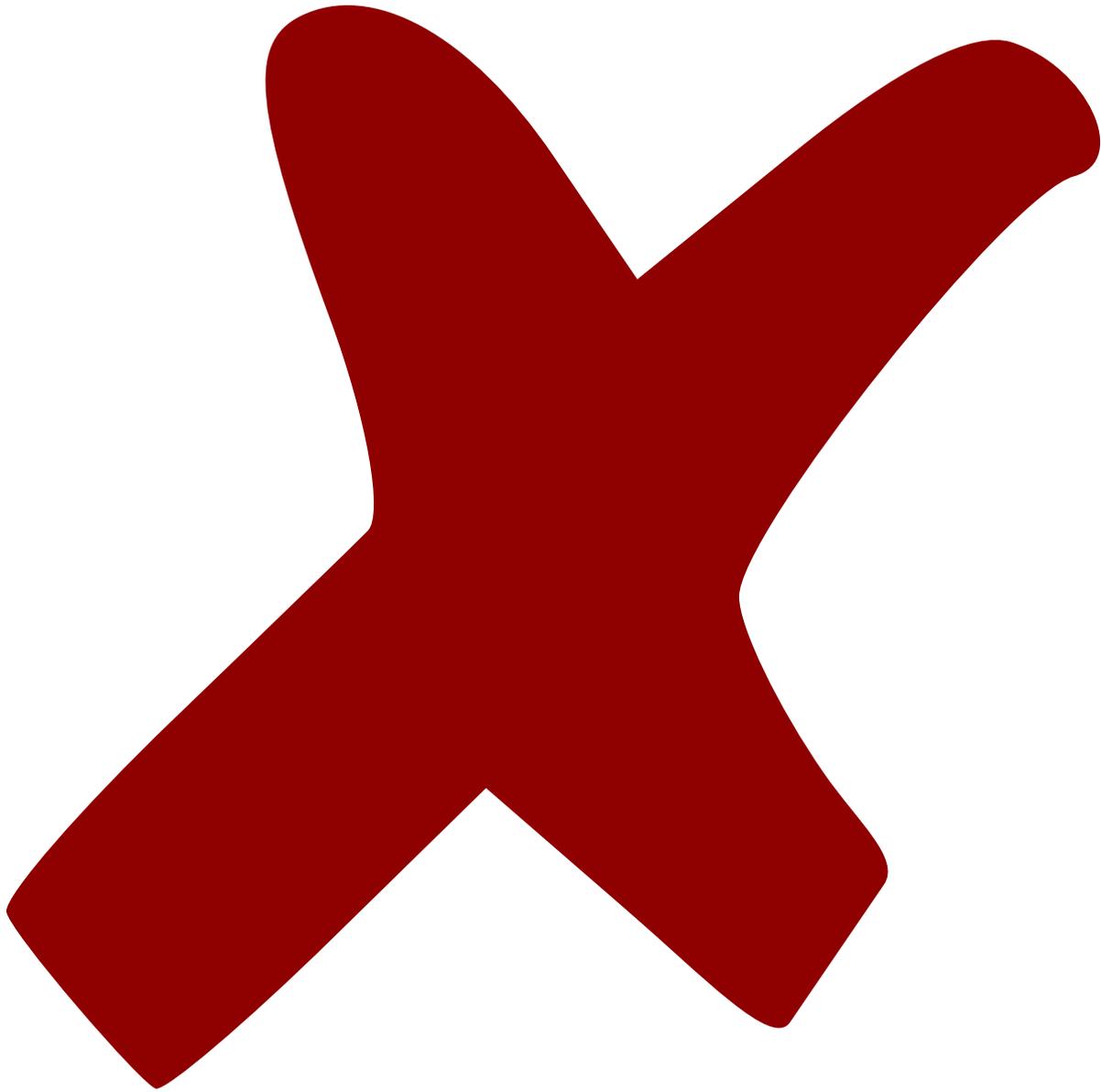


3.

Trimmer auf die andere Seite der Platine

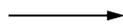


völlig neue Bauform in 19"-Gehäuse



4.

LED parallel zum Beeper



Alle Fehler haben eine eigene LED

Eine

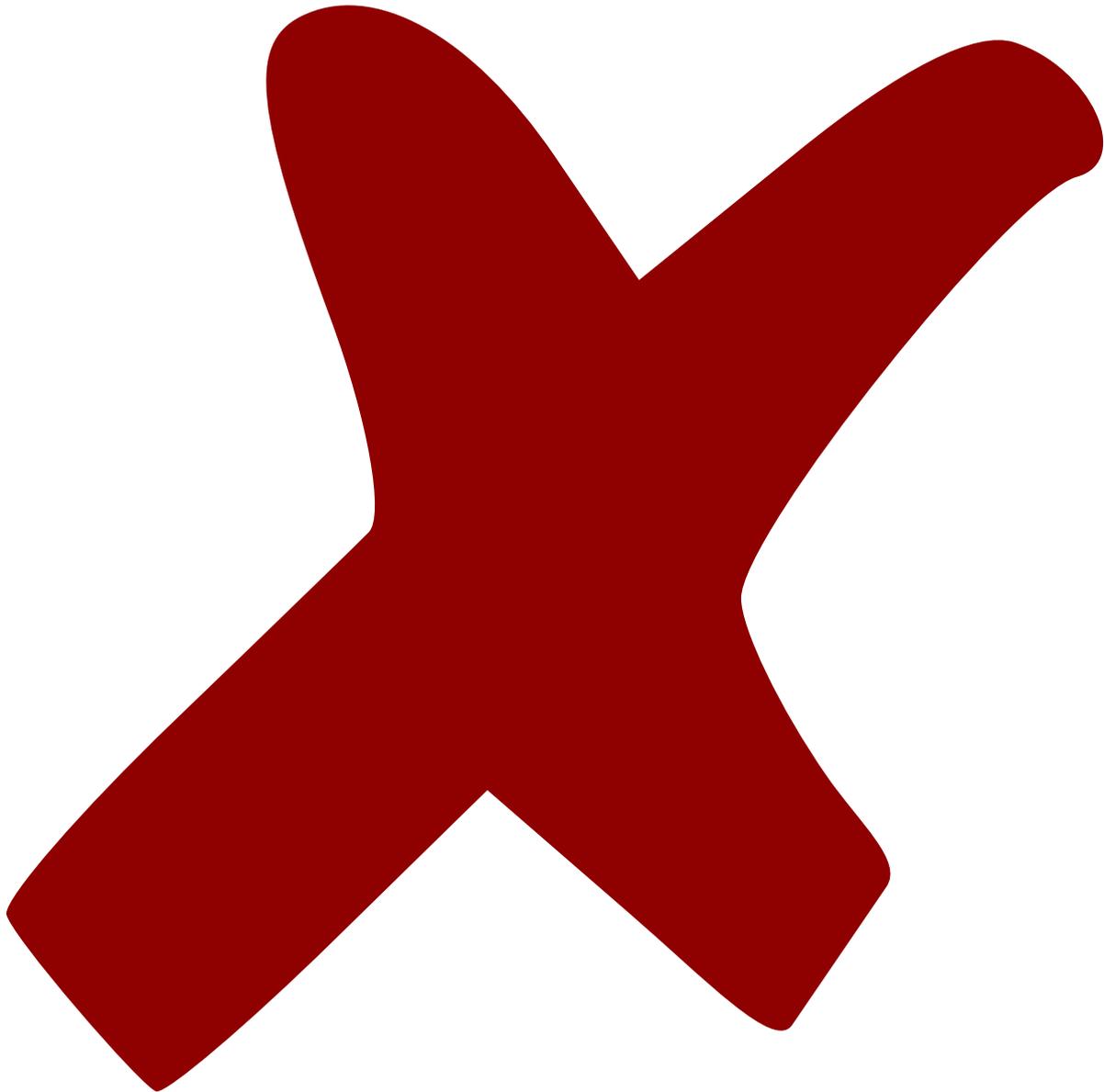


5. Eine
Einschalt-Verzögerung, die dafür sorgt, dass der Alarm nach dem Einschalten erstmal aus ist.
→ Einen Elko gegen Masse an die hold-Leitung. Z.B. 100 μ



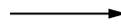
6. Betriebs-LED, die anzeigt, dass die Spannung da ist.

Eine



7.

Widerstand R18 sollte 100R statt 10k sein.
betrieben.



Relais jetzt wird ohne Lastwiderstand
betrieben.

Der



8. temp-error sollte mit einem Jumper invertierbar sein, damit man auch zu tiefe Temperatur als Fehler erkennen kann.



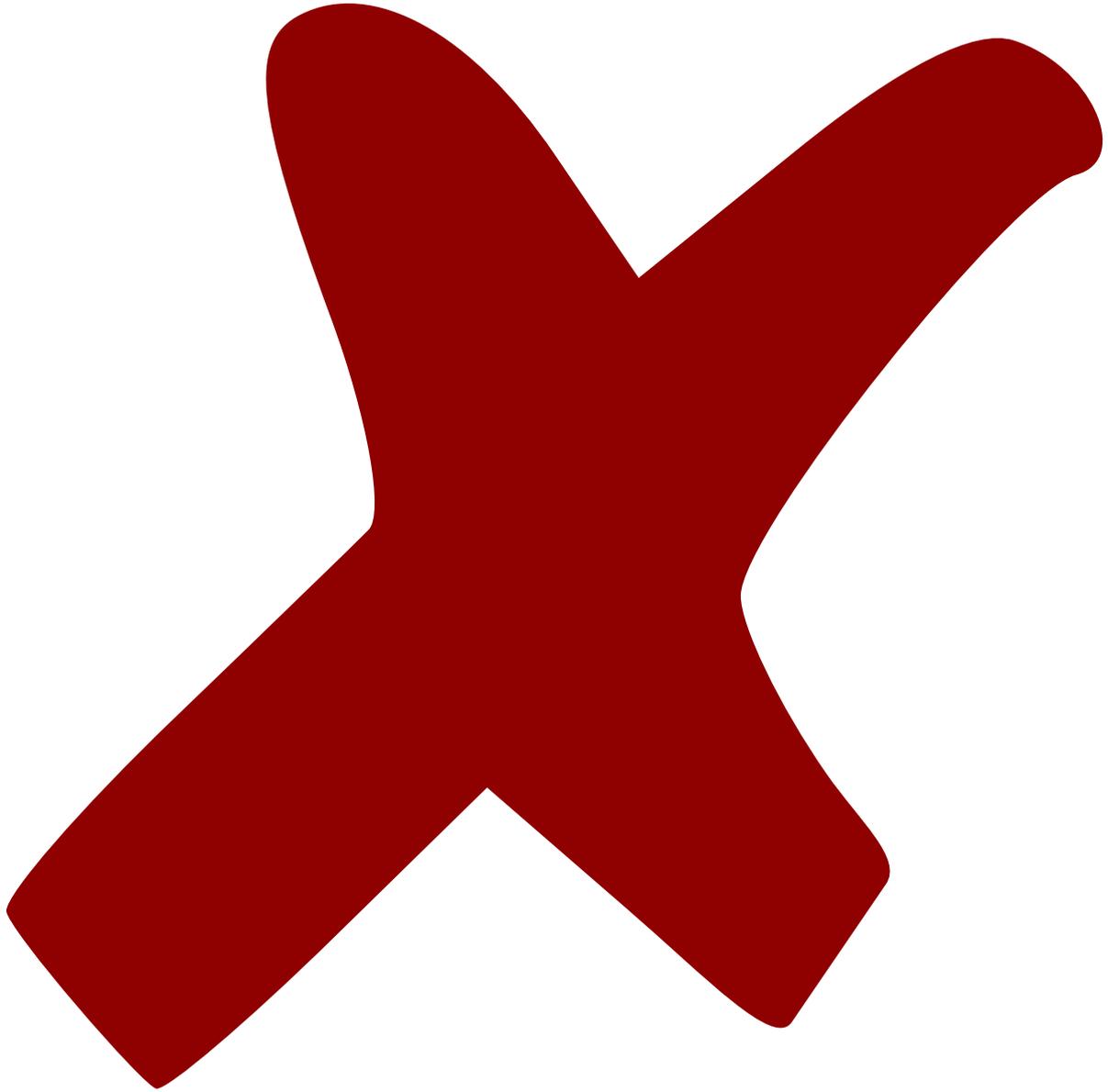
9. Konfiguration für NTC-10k mit Jumper



10. Rückkoppelwiderstand des Komparators in der Temperaturmessung auf 1M, um die Hysterese klein zu halten. en



11. Stromversorgung aus einer einzelnen Spannung (virtuelle Masse mit Opamp erzeugen)



12.

der Deckelzeichnung fehlt das Loch für die Temperaturfehler-LED Gehäuse



Im

Komplett neues



13.

Loch für den Taster sollte größer (Durchmesser 4mm)



Komplett neues Gehäuse

Das



14.

Denkfehler beim Ausgang: Das Relais schließt im Normalbetrieb die Schirmung des Ausgangs mit dem Signal kurz → Schirmung sollte fest mit Masse verbunden sein und Pin 7 des Relais sollte in der Luft hängen.



15. Temperaturmessung sollte ohne -Ub auskommen.

Die



16. Temperaturschwelle sollte invertierbar sein.

Die



17. Der
Relais-Ausgang sollte jumperbar wahlweise im Fehlerfall offen, oder geschlossen, oder auf Masse gelegt sein.



18. Eingang mit Interlock-KLUW dazu

Ein



19. Gehäuse, Anschlüsse nach hinten.

19"-



20.

Ausgänge. Einer BNC, einer SubD9, TTL Signal, Pin 1 (jumperbar(?))
plus einmal RJ45



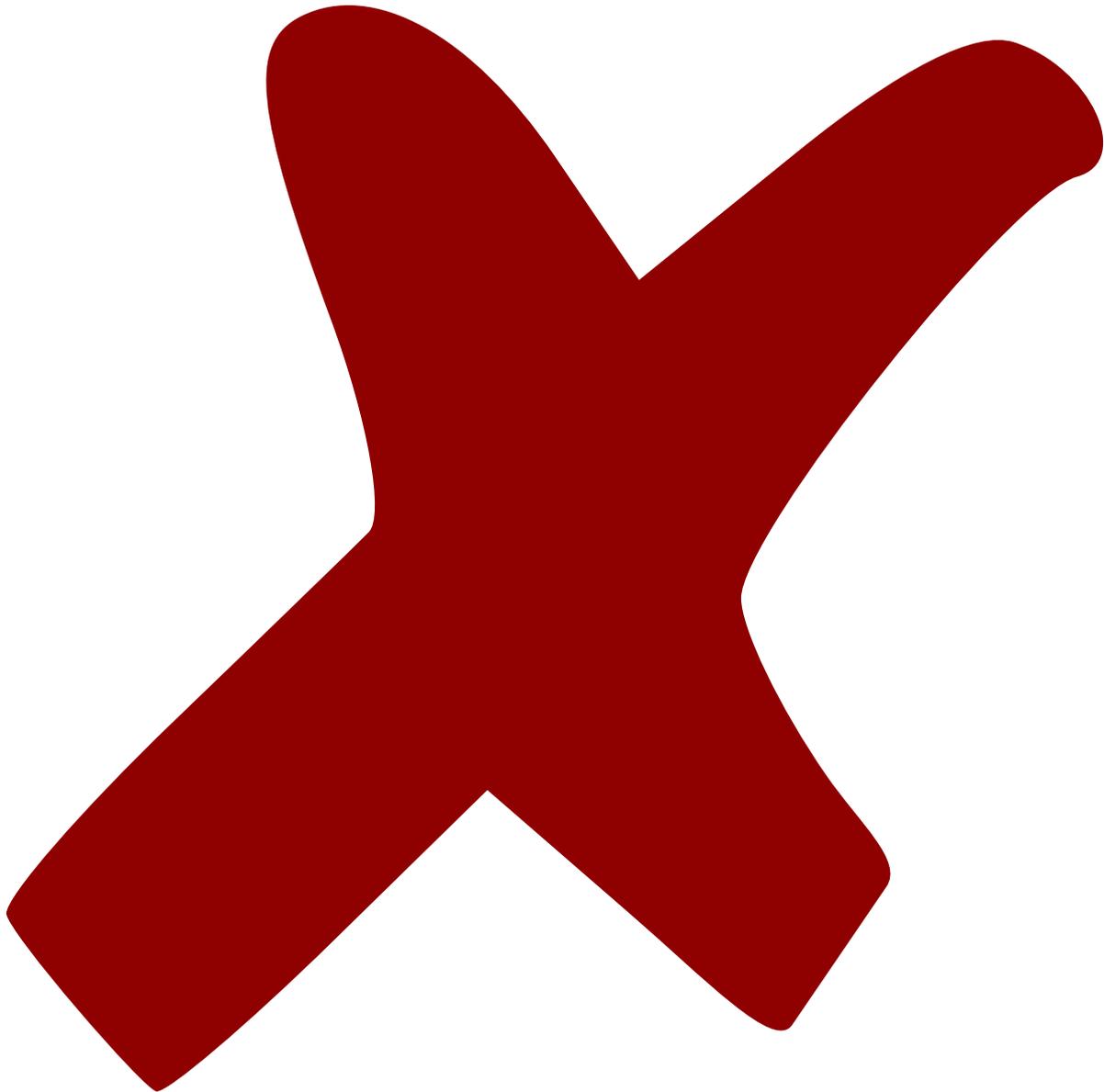
Zwei

Zweimal BNC



21.
weitere digitale Eingänge (BNC)

Zwei



22.

Einen Steckverbinder für interne Erweiterungsimprovisationen
Relais können zu Erweiterungen umgenutzt werden.



Die Jumper an den

From:
<https://elektroniq.iqo.uni-hannover.de/> - **ElektronIQ**

Permanent link:
https://elektroniq.iqo.uni-hannover.de/doku.php?id=eigenbau:aenderungen:done_interlocklogik

Last update: **2013/08/06 10:47**

